# (19) 世界知的所有権機関 国際事務局



# 

(43) 国際公開日 2003年12月24日(24.12.2003)

**PCT** 

(10) 国際公開番号 **WO 03/107409 A1** 

(51) 国際特許分類?:

21/316, C23C 16/42, H05H 1/42

H01L 21/31,

(21) 国際出願番号:

PCT/JP03/07548

(22) 国際出願日:

2003 年6 月13 日 (13.06.2003)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

2002年6月14日(14.06.2002) 特願2002-174638 2002年7月5日(05.07.2002) JP 特願2002-197780

特願 2002-299710

2002年10月11日(11.10.2002) JP (71) 出願人 (米国を除く全ての指定国について): 積水 化学工業株式会社 (SEKISUI CHEMICAL CO.,LTD.) [JP/JP]; 〒530-0047 大阪府 大阪市北区西天満 2-4-4 Osaka (JP).

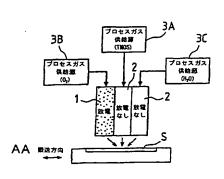
発明者;および (72)

発明者/出願人 (米国についてのみ): 江口 勇司 Y(EGUCHI,Yuji) [JP/JP]; 〒192-0906 東京都 八王子市 北野町 593-8 積水化学工業株式会社内 Tokyo (JP). 中 島 節身(NAKAJIMA, Setsuo) [JP/JP]; 〒192-0906 東京 都 八王子市北野町 593-8 積水工業株式会社内 Tokyo (JP). 伊藤 巧/(ITO,Takumi) [JP/JP]; 〒601-8105 京都府 京都市南区上鳥羽上調子町 2-2 積水化学工業株式 会社内 Kyoto (JP). 川崎 真一 (KAWASAKI,Shinichi)

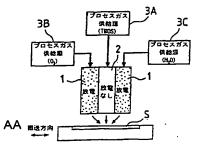
/続葉有]

(54) Title: OXIDE FILM FORMING METHOD AND OXIDE FILM FORMING APPARATUS

(54) 発明の名称: 酸化膜形成方法及び酸化膜形成装置



(57) Abstract: An apparatus for forming an oxide film on the surface of a substrate (S) by a CVD method under a condition of pressure around the atmospheric pressure. The apparatus comprises gas supply sources (3A, 3B) for supplying a process gas of two components: a source gas (A) comprising a silicon-containing gas such as TMOS or MTMOS and a reaction gas (B) comprising an oxidizing gas such as O2 or N2O and a discharge process unit (1). The process gas (B) discharge-processed by the discharge process unit and the process gas (A) not discharge-processed are mixed near the surface of the substrate. As a result, an oxide film having favorable film quality and coverage properties can be formed at a high film-forming rate by a CVD under the atmospheric pressure. It is more preferable to mix H<sub>2</sub>O gas discharge-processed or not discharge-processed.



- 3B PROCESS GAS SUPPLY SOURCE (On)
- 3A...PROCESS GAS SUPPLY SOURCE (TMOS) 3C...PROCESS GAS SUPPLY SOURCE (H2O)
- 2...NO DISCHARGE
- A A...DIRECTION OF TRANSPORT

WO 03/107409 A1

/続葉有/



[JP/JP]; 〒192-0906 東京都 八王子市北野町 593-8 積 水化学工業株式会社内 Tokyo (JP).

- (74) 代理人: 橋本清 (HASHIMOTO, Kiyoshi); 〒102-0072 添付公開書類: 東京都千代田区飯田橋 2-8-5 多幸ビル九段 6 階 Tokyo (JP).
- (81) 指定国 (国内): CA, CN, KR, US.

(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).

#### - 国際調査報告書

2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。

#### (57) 要約:

大気圧近傍の圧力条件でのCVD法により基板Sの表面に酸化膜を形成す る装置において、TMOS、MTMOS等のシリコン含有ガスからなる原料 ガス (A) 、 $O_2$ 、 $N_2O$ 等の酸化性ガスからなる反応ガス (B) という 2成 分のプロセスガスを供給するガス供給源3A,3Bと、放電処理部1を備え る。放電処理部1にて放電処理したプロセスガス(B)に、プロセスガス (A) を放電処理せずに基板表面付近で混合することによって、常圧下での CVD法において、膜質・カバレージ性が良好な酸化膜を速い成膜速度で形 成する。さらに、放電処理した又は放電処理しないH₂Oガスを混合すると、 より好ましい。

#### 明 細 書

# 酸化膜形成方法及び酸化膜形成装置

#### 5 技術分野

本発明は、大気圧近傍の圧力下での化学気相成長法(CVD: Chemical Vapor Deposition)によって、基板の表面に酸化膜を形成する酸化膜形成方法及びそれを実施する酸化膜形成装置に関する。

#### 10 背景技術

15

シリコンウェーハ、電子回路基板等の基板の表面にシリコン酸化膜(Si $O_2$ )を形成する方法としては、従来、テトラメトキシシラン(TMOS:Si $(OCH_3)_4$ )及び酸素  $(O_2)$  を使用する低圧プラズマCVD法、テトラエトキシシラン(TEOS:Si $(OC_2H_6)_4$ )及びオゾン( $O_3$ )を使用する常圧熱CVD法が主として採用されている。しかし、これらの酸化膜形成方法では、膜質及びカバレージ性の何れをも良好とするには、改善すべき点が多々あった。

このような点を考慮して、特公平08-6181号公報(以下、特許文献 1という。)には、TEOSと低濃度のオゾンガスとの混合ガスを基板表面 20 において高濃度のオゾンガスと混合して、又、特開平08-306683号 公報(以下、特許文献2という。)には、TEOSとオゾンガスとH2Oガ スとの混合ガスを基板表面に吹き付けて成膜を行うことにより、水分、水素、炭素等の含有量が少なく、しかも、カバレージ性の良好なシリコン含有絶縁 膜を形成する方法が開示されている。

20

又、特開2001-144084号公報(以下、特許文献3という。)には、TMOSと酸化性ガスとをプラズマ化して成膜を行うことにより、水分、水素、炭素等の含有量が少なく、しかも、カバレージ性の良好なシリコン含有絶縁膜を形成する方法が開示されている。

5 そして、この公報に記載の方法では、温度、圧力、高周波電圧、反応ガス 流量等のパラメータを適宜調整することによって、膜質、カバレージ性及び 成膜速度を制御している。

しかし、上記特許文献1及び2に開示された酸化膜形成方法は、常圧熱C VD法によるものであることから、成膜速度が遅いとともに、リーク電流値 が大きいという問題がある。

一方、上記特許文献3に開示された酸化膜形成方法は、低圧下で実施する ものであることから、真空状態に保持するための設備が必要となる上に、真 空状態にするまでに長時間を要するため、生産性が悪いという問題がある。

マ、特許文献3には、低圧下で実施することが開示されているだけであっ 15 て、常圧下で実施することは何等開示されていない。

そこで、本発明者等は、試験的に、TMOS及びO2系ガスを常圧下でプラズマ化して酸化膜を形成したところ、TEOS及びO3系ガスを使用する常圧熱CVD法と比較して、成膜速度及び膜質は改善されたものの、依然として十分に満足できるような結果は得られなかった。これは、低圧下でプラズマ化する場合におけるパラメータがそのまま常圧下では適用できないためと考えられる。特に、電極に数百kHzの高周波電圧を常圧下で印加した場合、膜質を良好とし、膜の絶縁破壊を阻止することは困難であるからと考えられる。

ところで、常圧下でプラズマCVD法により基板表面に酸化膜を形成する

方法として、(1)原料ガスと酸素ガスとの混合ガスをプラズマ励起させた後、基板に吹き付けて酸化膜を形成する方法、(2)プラズマ励起された原料ガスに酸素ガスを混合し、その混合ガスをさらにプラズマ励起して基板に酸化膜を形成する方法が考えられる。

しかし、前記成膜方法(1)及び(2)によれば、プラズマ空間中で電極 (プラズマ発生用)そのものに成膜されるため、ガスが有効利用されず、高 い成膜速度が得られない。又、電極付着物が大量に発生するため、メンテナンス間隔が短くなるという欠点がある。

又、ガス流の影響が強くでる粘性流領域(常圧)においては、別々にプラ 10 ズマ励起した複数種のガスを単純に同一個所に集中させて吹き付けても、それぞれが層流として分離して流れてしまうため、かかる方法はそのまま採用 することはできない。

本発明は、かかる従来における問題点に鑑みて為されたものであり、常圧下でのCVD法によって酸化膜を形成した場合にあっても、膜質、カバレージ性が良好な酸化膜を速い成膜速度で形成することができる酸化膜形成方法及びその方法を実施する酸化膜形成装置を提供することを目的とする。

本発明は、又、酸化膜を速い成膜速度で形成することができるとともに、 メンテナンス間隔を長くすることができる酸化膜形成方法及びその方法を実 施する酸化膜形成装置を提供することを目的とする。

20

15

5

#### 発明の開示

原料ガスは、プラズマ化すると直ちに反応するため、プラズマ空間経過中に電極への付着物や反応物の粒子となって消費されることにより、成膜速度を低下させ、薄膜中に不純物が混入する原因となり、頻繁なメンテナンスが

10

必要な原因となると考えられる。

かかる点をも考慮し、上記目的を達成するため、本発明者等は、種々研究、実験を重ねた結果、常圧下でのプラズマCVD法においては、TMOSをプラズマ中に投入せずに噴出させ、一方、放電処理したO2を別個に噴出させ、TMOSとO2とを結果的に基板表面付近で合流させ、混合することによって、膜質、カバレージ性が良好な酸化膜を速い成膜速度で形成することができることを見出した。

プラズマ空間を通過することによって活性種となった反応ガスに原料ガスを合流させれば、この活性種となった反応ガスと原料ガスとが接触することによって反応し、成膜が行われるので、原料ガスが成膜反応に効率的に使用され、電極付着物や不純物の発生を防ぐことができる。従って、酸化膜を高い成膜速度で得ることができ、しかもメンテナンス間隔を長くすることができる。

又、本発明者等は、さらに種々研究、実験を重ねた結果、常圧下でのプラ ズマCVD法においては、TMOSをプラズマ中に投入せずに、放電処理した た た 2と基板表面付近で混合するとともに、放電処理した又は放電処理しない H 2 O ガスを添加することにより、膜質、カバレージ性がより良好な酸化膜を速い成膜速度で形成することができることを見出した。

尚、 $H_2$ Oを添加した際の詳しい反応機構については不明な部分が多いが、  $H_2$ Oが活性な酸素種と出会うことにより、酸化力が非常に強いとされているOHラジカルが生成されること、あるいはTMOS(MTMOS(メチルトリメトキシシラン: $CH_3$ Si(O $CH_3$ )。 も含む)が、 $H_2$ Oとの反応性が非常に高いSiOC $H_3$ 基を有することがポイントになっていると考えられる。

10

15

20

本発明は、以上のような点に着目し、放電処理しないTMOS又はMTMOSのS等の原料ガスに、放電処理した $O_2$ または $N_2O$ 等の反応ガスを基板表面付近で混合することにより、膜質、カバレージ性がともに良好な酸化膜を速い成膜速度で形成することができる酸化膜形成方法及び酸化膜形成装置を実現した。

すなわち、本発明の酸化膜形成方法は、大気圧近傍の圧力下でのCVD法によって基板の表面に酸化膜を形成する方法であって、原料ガス(A)、反応ガス(B)という2成分のプロセスガスを使用し、放電処理をしていないプロセスガス(A)に、放電処理をしたプロセスガス(B)を、基板の表面付近で混合するようにしたことを特徴とする。

又、本発明の酸化膜形成装置は、大気圧近傍の圧力下でのCVD法によって基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応ガス(B)という2成分のプロセスガスを供給するプロセスガス供給源と、放電処理部とから構成され、放電処理をしていないプロセスガス(A)に、前記放電処理部において放電処理をしたプロセスガス(B)を、基板の表面付近で混合するようにしたことを特徴とする。

又、本発明は、放電処理しないTMOS又はMTMOS等の原料ガスに、 放電処理した $O_2$ 又は $N_2O$ 等の反応ガスを基板表面付近で混合するとともに、 放電処理した又は放電処理しない $H_2O$ ガスを添加することにより、膜質、 カバレージ性がともにより良好な酸化膜を速い成膜速度で形成することがで きる酸化膜形成方法及び酸化膜形成装置を実現した。

その具体的な構成は、次に示す通りである。

すなわち、本発明の酸化膜形成方法は、大気圧近傍の圧力下でのCVD法 によって基板の表面に酸化膜を形成する方法であって、原料ガス(A)、反

応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを使用し、放電処理をしていないプロセスガス(A)及びプロセスガス(C)に、放電処理をしたプロセスガス(B)を、基板の表面付近で混合するようにしたことを特徴とする。

5 又、本発明の酸化膜形成方法は、大気圧近傍の圧力下でのCVD法によって基板の表面に酸化膜を形成する方法であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを使用し、放電処理をしていないプロセスガス(A)に、各々個別に放電処理をしたプロセスガス(B)及びプロセスガス(C)を、基板の表面付近で混合するようにした10 ことを特徴とする。

又、本発明の酸化膜形成方法は、大気圧近傍の圧力下でのCVD法によって基板の表面に酸化膜を形成する方法であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを使用し、放電処理をしていないプロセスガス(A)に、放電処理をしたプロセスガス(B)とプロセスガス(C)との混合ガスを、基板の表面付近で混合するようにしたことを特徴とする。

又、本発明の酸化膜形成方法は、大気圧近傍の圧力下でのCVD法によって基板の表面に酸化膜を形成する方法であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを使用し、放電処理20 をしていないプロセスガス(A)とプロセスガス(C)との混合ガスに、放電処理をしたプロセスガス(B)を、基板の表面付近で混合するようにしたことを特徴とする。

そして、本発明の酸化膜形成装置は、大気圧近傍の圧力下でのCVD法によって基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応

10

ガス (B)、 $H_2O$ ガス (C) という 3成分のプロセスガスを供給するプロセスガス供給源と、放電処理部とから構成され、放電処理をしていないプロセスガス (A)及びプロセスガス (C)に、放電処理部において放電処理をしたプロセスガス (B)を、基板の表面付近で混合するようにしたことを特徴とする。

又、本発明の酸化膜形成装置は、大気圧近傍の圧力下でのCVD法によって基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを供給するプロセスガス供給源と、放電処理部とから構成され、放電処理をしていないプロセスガス(A)に、各々個別の放電処理部において放電処理をしたプロセスガス(B)及びプロセスガス(C)を、基板の表面付近で混合するようにしたことを特徴とする。

又、本発明の酸化膜形成装置は、大気圧近傍の圧力下でのCVD法によって基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを供給するガス供給源と、放電処理部とから構成され、放電処理をしていないプロセスガス(A)に、放電処理部において放電処理をしたプロセスガス(B)とプロセスガス(C)との混合ガスを、基板の表面付近で混合するようにしたことを特徴とする。

20 又、本発明の酸化膜形成装置は、大気圧近傍の圧力下でのCVD法によって基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを供給するプロセスガス供給源と、放電処理部とから構成され、放電処理をしないプロセスガス(A)とプロセスガス(C)との混合ガスに、放電処理部において放電処理

15

20

をしたプロセスガス (B) を、基板の表面付近で混合するようにしたことを 特徴とする。

本発明の酸化膜形成方法及び装置において、前記原料ガス(A)としては、TMOS、MTMOS等のシリコン含有ガスを使用することができる。

5 また、前記反応ガス(B)としては、 $O_2$ 、 $N_2O$ 等の酸化性ガスを使用することができる。

本発明の酸化膜形成方法及び装置において、CVD法に使用するプロセスガスのうち、前記プロセスガス(B)の量がプロセスガス全体の50重量%以上であり、かつ前記プロセスガス(A)と前記プロセスガス(C)との重量比[プロセスガス(A)/プロセスガス(C)]が1/100~1/0.02であることが好ましい。

本発明の酸化膜形成方法及び装置において、前記3成分のプロセスガスの供給総量が1~300SLMであることが好ましい。プロセスガスの供給総量がこの範囲よりも少ないと成膜速度が遅くなる。また、その範囲よりも多いとガス流が乱れ、均一な成膜ができなくなる。

本発明の酸化膜形成方法及び装置において、さらに、TMP、TEP等の リン含有ガス又はTMB、TEB等のボロン含有ガスというプロセスガス (D)をプロセスガス(A)と混合して使用してもよい。

TMP、TEP等のリン含有ガス、TMB、TEB等のボロン含有ガス (D) を混合すれば、Pドープシリコン酸化膜、Bドープシリコン酸化膜、Bドープシリコン酸化膜、Bドープシリコン酸化膜等を形成することができる。これらの酸化膜は、非ドープのシリコン酸化膜に比較して応力を大幅に低減することができるため、厚膜を形成する場合に極めて有効である。また、イオンのゲッタリング 効果を奏するため、保護膜としても有効である。

本発明の酸化膜形成装置において、前記放電処理部と基板載置部に載置された基板表面との距離は0.5~30mmであることが好ましい。

本発明の酸化膜形成装置において、基板を載置する基板載置部と前記放電 20 処理部とを相対的に一方向に又は両方向に移動させることにより、基板を片 道搬送又は往復搬送できるようにするとともに、その基板搬送経路の途中に 放電処理しないプロセスガスのガス噴出口を配置し、そのガス噴出口の基板 搬送方向に対して前方部及び後方部に放電処理したプロセスガスのガス噴出 口を配置する構成としてもよい。

15 ここで、基板載置部が移動する構成としてもよく、放電処理部が移動する 構成としてもよく、それら両者が移動する構成としてもよい。

そして、基板搬送方向に対して前方部及び後方部に配置したガス噴出口から噴出される放電処理したプロセスガスは、同一のプロセスガスであってもよい。

20 本発明の酸化膜形成方法において、プラズマ空間通過後の反応ガスと原料 ガスとの合流ガスの流れを、被処理面に沿って流れるガス流とすることが好ましい。

このようにすれば、合流したガスが混合しながら次々と反応を行い、基板 の被処理面に薄膜を形成していく。ここで、上記の流れを作り出すことによ

10

15

り、合流したガスが混合する時間と反応に必要な時間が確保され、その反応 は基板のすぐ側で行われるため、優先的に薄膜形成に消費されることになる。 従って、金属含有ガスを無駄にせず、成膜速度を向上させることができる。 なお、基板の被処理面が平面ならば、その平面に略平行な流れを作ることが 好ましい。

以上のような合流ガスのガス流を実現する方法として、排気機構により、 前記合流ガスが基板の被処理面に沿って流れるガス流を形成するように排気 制御を行うという方法を挙げることができる。

本発明の酸化膜形成方法において、前記原料ガスと反応ガスの導入流量の合計流量と、基板の被処理面に沿って流れるガス流の流量を略同量とすることが好ましい。また、反応ガスとして、酸素、窒素または水素のいずれかのガスを用いることが好ましい。

本発明の酸化膜形成装置は、原料ガスとその原料ガスと反応する反応ガスを用いる酸化膜形成装置であって、常圧でプラズマ空間を発生させる電極と、そのプラズマ空間に反応ガスを供給する反応ガス供給源と、前記プラズマ空間を通過した反応ガスの吹出口近傍に原料ガスを供給する金属含有ガス供給源と、前記プラズマ空間を通過した反応ガスと原料ガスの合流ガスが流れる方向を排気制御する排気機構を備えていることによって特徴づけられる。

本発明の酸化膜形成装置によれば、プラズマ空間を通過することにより活 20 性種となった反応ガスに原料ガスを合流させ、この活性種と原料ガスが接触 することにより反応して成膜が行われるので、原料ガスが成膜反応に効率的 に使われ、電極付着物や不純物の発生を防ぐことができる。従って、酸化膜 を高い成膜速度で得ることができ、しかもメンテナンス間隔を長くすることができる。

15

さらに、合流ガスが流れる方向が基板の被処理面に沿う方向となるように 排気制御を行うことにより、合流したガスが混合しながら次々と反応を行い、 基板の被処理面に薄膜を形成していく。ここで、上記の流れを作り出すこと により、合流したガスが混合する時間と反応に必要な時間が確保され、その 反応は基板のすぐ側で行われるため、優先的に薄膜形成に消費されることに なる。原料ガスを無駄にせず、成膜速度を向上させることができる。被処理

本発明の酸化膜形成装置において、排気機構を、前記プラズマ空間を通過した反応ガスと原料ガスが合流する個所から、合流ガスの流路(基板の被処10 理面に沿った流路)を隔てた側方にあって、プラズマ空間に近い側に配置することが好ましい。

面が平面ならば、その平面に略平行な流れを作ることが好ましい。

このように配置することにより、プラズマ空間を経て活性化された反応ガスが作る流れと、活性化されていない原料ガスが作る流れとの比較において活性化されたガスの流れが短くなり、活性種は原料ガスの流れと接触・混合してから被処理面に到達することになる。この配置は、活性化されたガスを失活させずに、原料ガスと接触させつつ基板表面に到達させるために有効である。

尚、以上の排気機構の配置においては、排気機構が設けられていない側からの外部空気の巻き込みが問題になる場合も考えられる。これを防止するに は、排気機構を前記合流個所の両側に配置して、その合流個所から排気機構 に至る合流ガス流路のうち、プラズマ空間に近い側、すなわち、反応ガスの ガス噴出口に近い側の流路のコンダクタンスが大きくなるという構成を採用 すればよい。このように、2つの流路にコンダクタンス差を作り、プラズマ

空間に近い側の流路をメインの流れとすることで、活性種は原料ガスの流れ と接触・混合してから被処理面に到達するようにする。

本発明の酸化膜形成装置は、原料ガスとその原料ガスと反応する反応ガスを用いる酸化膜形成装置であって、常圧でプラズマ空間を発生させる電極を2組有し、各々のプラズマ空間に反応ガスを供給する反応ガス供給源と、前記2つのプラズマ空間を通過した反応ガスが吹き出される2つの吹出口の間に原料ガスを供給する原料ガス供給源を備えていることをことによって特徴づけられる。なお、2つのプラズマ空間は対称にして、反応ガス供給量も等しくすることが好ましい。

10 本発明の酸化膜形成装置によれば、原料ガスの両端にプラズマ化した反応ガスの吹出口を配置することにより、外部空気の巻き込みを防止することと、活性種が原料ガスの流れと接触・混合してから被処理面に到達することを両立している。すなわち、上記配置とすることにより、自然に押し出されるガス流れによって、外部空気の巻き込みが防止され、活性種が原料ガスの流れと接触・混合してから被処理面に到達することになる。

本発明の酸化膜形成装置において、2つの反応ガス吹出口から合流ガスの 流路を隔てた両側に排気機構が配置しておくと、積極的に被処理面に沿った ガス流れを制御したり、反応後のガスを回収したりすることもできる。

本発明の各酸化膜形成装置において、ガス整流板を設けて基板の被処理面 20 に沿った合流ガス流路を形成するようにしてもよい。

さらに、セラミック多孔質製のガス整流板を用い、このガス整流板から不 活性ガスを吹き出すという構成を採用することもできる。ガス整流板には合 流後の混合ガスが接触するため、反応物の付着が起こりやすいが、ガス整流 板から不活性ガスを吹き出すことで、そのような付着を防止するために有効

である。不活性ガスとしては、窒素、アルゴン、ヘリウム等を挙げることが できる。

以上の特徴を有する本発明の酸化膜形成方法及び装置は、半導体装置においてシリコン含有絶縁膜(シリコン酸化膜)を形成するのに有効に利用することができる。

次に、本発明の酸化膜形成方法及び酸化膜形成装置について、更に詳細に 説明する。

本発明にいう大気圧近傍の圧力とは、1.0×10<sup>4</sup>~11×10<sup>4</sup>Paの 圧力を意味するが、特には、圧力調整が容易で、装置構成が簡便になる9.

10 331×10 $^{4}$ ~10.397×10 $^{4}$ Paとするのが好ましい。

本発明において、酸化膜を形成する際、基板は所定温度に加熱、保持して おくが、その加熱温度は100~500℃とするのが好ましい。

本発明に用いる放電処理部としては、一対の電極間に電界を印加することによりグロー放電プラズマを発生させる放電装置等を挙げることができる。

15 電極の材質としては、例えば、鉄、銅、アルミニウム等の金属単体、ステンレス、真鍮等の合金、或いは金属間化合物等が挙げられる。

電極の形態としては、電界集中によるアーク放電が発生するのを防止する ため、プラズマ空間(電極間)の距離が一定となるような形態、特には、平 板型電極を平行に対向配置させるのが好ましい。

20 又、プラズマを発生させる電極(対向電極)は、一対のうち少なくとも一方の対向面に固体誘電体が配置されている必要がある。この際、固体誘電体と設置される側の電極が密着し、かつ、接する電極の対向面を完全に覆うようにすることが好ましい。固体誘電体によって覆われずに電極同士が直接対向する部位があると、そこからアーク放電が生じやすくなる。

15

20

上記固体誘電体の形状は、板状、シート状又はフィルム状の何れであってもよい。固体誘電体の厚みは、0.01~4mmであることが好ましい。固体誘電体の厚みが厚すぎると、放電プラズマを発生するのに高電圧を要することがあり、厚みが薄すぎると、電圧印加時に絶縁破壊が起こり、アーク放電が発生することがある。

尚、固体誘電体は、溶射法によって電極表面にコーティングされた膜であってもよい。

上記固体誘電体の材質としては、例えば、ポリテトラフルオロエチレン、 ポリエチレンテレフタレート等のプラスチック、ガラス、二酸化珪素、酸化 10 アルミニウム、二酸化ジルコニウム、二酸化チタン等の金属酸化物、チタン 酸バリウム等の複酸化物等が挙げられる。

又、固体誘電体は、比誘電率が2以上(25℃環境下、以下同じ)であることが好ましい。比誘電率が2以上の固体誘電体の具体例としては、ポリテトラフルオロエチレン、ガラス、金属酸化膜等を挙げることができる。さらに高密度の放電プラズマを安定して発生させるためには、比誘電率が10以上の固体誘電体を用いることが好ましい。比誘電率の上限は特に限定されるものではないが、現実の材料では18,500程度のものが知られている。上記比誘電率が10以上である固体誘電体としては、例えば、酸化チタニウム5~50重量%、酸化アルミニウム50~95重量%で混合された金属酸化物被膜、または、酸化ジルコニウムを含有する金属酸化物被膜からなるものを挙げることができる。

対向電極間の距離は、固体誘電体の厚さ、印加電圧の大きさ、プラズマを 利用する目的等を考慮して適宜決定されるが、 $0.1\sim50\,\mathrm{mm}$ 、特には、 $0.1\sim5\,\mathrm{mm}$ とするのが好ましい。電極間の距離が $0.1\,\mathrm{mm}$ 未満である

と、電極間に間隙を形成して設置するのが困難となり、一方、5 mmを超えると、放電プラズマを均一に発生させ難くなる。さらに好ましくは、放電が安定しやすい0.5~3 mmである。

上記電極間には、高周波、パルス波、マイクロ波等の電圧を印加して、プラズマを発生させるが、パルス電圧を印加することが好ましく、特には、電圧の立ち上がり時間及び立ち下がり時間が $10\mu$ s以下、特には $1\mu$ s以下のパルス電圧を印加するのが好ましい。 $10\mu$ sを超えると、放電状態がアーク放電に移行しやすく、不安定なものとなり、パルス電圧による高密度プラズマ状態を保持しにくくなる。

10 又、立ち上がり時間及び立ち下がり時間が短いほど、プラズマ発生の際のガスの電離が効率よく行われるが、40 n s 未満の立ち上がり時間のパルス電圧を実現することは、実際には困難である。立ち上がり時間及び立ち下がり時間のより好ましい範囲は50 n s ~ 5 μ s である。

尚、立ち上がり時間とは、電圧の絶対値が連続して増加する時間、立ち下 15 がり時間とは、電圧の絶対値が連続して減少する時間をいうものとする。

上記パルス電圧による電界強度は、 $1\sim1000\,\mathrm{k\,V/cm}$ 、特には、 $20\sim300\,\mathrm{k\,V/cm}$ とするのが好ましい。電界強度が $1\,\mathrm{k\,V/cm}$ 未満であると、成膜処理に時間がかかり過ぎ、 $1000\,\mathrm{k\,V/cm}$ を超えると、アーク放電が発生しやすくなる。

20 又、パルス電圧による電流密度は、 $10\sim500$  mA/cm<sup>2</sup>、特には、 $50\sim500$  mA/cm<sup>2</sup> とするのが好ましい。

上記パルス電圧の周波数は、0.5kHz以上であることが好ましい。0.5kHz 未満であると、プラズマ密度が低いため、成膜処理に時間がかかり 過ぎるからである。上限は特に限定されないが、常用されている13.56

MHz、試験的に使用されている500MHzといった高周波数帯域でも構わない。負荷との整合性のとり易さや取扱い性を考慮すると、500kHz以下とするのが好ましい。このようなパルス電圧を印加することにより、処理速度を大きく向上させることができる。

上記パルス電圧における 1 パルスの継続時間は、 $200\mu$  s以下であることが好ましく、より好ましくは、 $0.5\sim200\mu$  sである。 $200\mu$  sを超えると、r 一ク放電に移行し易く、不安定な状態となるからである。ここで、1 パルスの継続時間とは、ON/OFF の繰り返しからなるパルス電圧における、1 パルスの連続する ON 時間を言う。

10 又、継続時間の間隔は、 $0.5\sim1000\mu$ s、特には、 $0.5\sim500$  $\mu$ sとするのが好ましい。

本発明において使用するプロセスガスは、少なくとも、原料ガス(A)及び反応ガス(B)という2成分のプロセスガスを必須とする。さらに、H<sub>2</sub>Oガス(C)を添加して3成分とすれば、より好ましい。

原料ガス(A)としては、TMOS、MTMOS等のシリコン含有ガス、 $TiCl_2$ 、 $Ti(O-i-C_3H_7)_4$ などのTi系のガス、或いは、 $Al(CH_3)_3$ 、 $Al(O-i-C_3H_7)_3$ 、 $Al(O-Sec-C_4H_9)_3$ などのAl系のガス等の金属含有ガスを使用することができる。

又、反応ガス (B) としては、 $O_2$ 、 $N_2O$ 等の酸化性ガス、窒素、水素を20 使用することができる。

これら原料ガス (A) 、反応ガス (B) 及び $H_2O$ ガス (C) は、いずれも、希釈ガスで希釈して使用してもよい。特に、TMOS、MTMOS、 $H_2O$ は常温常圧下では液体であるから、加熱等によって気化させた後に、希釈ガスをキャリアガスとして導入するのが好ましい。

15

希釈ガスとしては、例えば、窒素  $(N_2)$  又はアルゴン (Ar) 、ヘリウム (He) 等の希ガスを使用することができる。

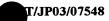
尚、ガス生成方式がバブリングであれば、当然に希釈されることになる。本発明において、CVD法に使用するプロセスガスの全体のうち、反応ガ 5 ス(B)が50重量%以上であり、かつ、原料ガス(A)と $H_2$ Oガス(C)との重量比(原料ガス(A)/ $H_2$ Oガス(C))が1/100~1/0.02であることが好ましい。

本発明において、希釈ガスを含めたプロセスガス(CVD法に使用するガス;雰囲気調整用のガス等は除く)のトータル量(供給総量)は、例えば2.3インチウェーハから1200mm口の基板を対象とする場合、1~300 SLMとすることが好ましい。

さらに、TMP(トリメチルフォスフェート: PO( $OCH_3$ ) $_3$ )、TE P(トリエチルフォスフェート: PO( $OCH_2CH_3$ ) $_3$ )等のリン含有ガス、又は、TMB(トリメチルボレート: B( $OCH_3$ ) $_3$ )、TEB(トリエチルボレート: B( $OCH_2CH_3$ ) $_3$ )等のボロン含有ガス、というプロセスガス(D)をプロセスガス(A)と混合して使用してもよい。

TMP、TEP等のリン含有ガス、TMB、TEB等のボロン含有ガス (D) を混合すれば、Pドープシリコン酸化膜、Bドープシリコン酸化膜、B, Pドープシリコン酸化膜等を形成することができる。これらの酸化膜は、20 非ドープのシリコン酸化膜に比較して応力を大幅に低減することができるため、厚膜を形成する場合に極めて有効である。また、イオンのゲッタリング 効果を奏するため、保護膜としても極めて有効である。

本発明によると、電極間において直接大気圧下で放電を発生させることが 可能であり、より単純化された電極構造、放電手順による大気圧プラズマ装



置、及び処理手法でかつ高速処理を実現することができる。また、印加電界 の周波数、電圧、電極間隔等のパラメータにより各薄膜に関するパラメータ も調整できる。

さらに、印加電界の形状及び変調を含む周波数制御により選択励起が可能 5 であり、特定化合物の成膜速度を選択的に向上させたり、不純物等の純度を 制御することが可能である。

#### 図面の簡単な説明

WO 03/107409

図1は、本発明の酸化膜形成装置の一実施形態の構成を模式的に示す図で あり、図2~図10は、本発明の酸化膜形成装置の他実施形態の構成を模式 10 的に示す図であり、図11は、本発明の酸化膜形成装置の実施形態に用いる 放電処理部の構成を模式的に示す図であり、図12は、本発明の酸化膜形成 装置の実施形態に用いるガス導入部の構成を模式的に示す図であり、図13 は、本発明の酸化膜形成装置の噴出ヘッドを模式的に示す図であり、図14 は、本発明の酸化膜形成装置の噴出ヘッドの縦断面図であり、図15は、下 15 側スリットの他実施例の縦断面図であり、図16は、カバレージ性の評価方 法の説明図であり、図17~図21は、本発明の酸化膜形成装置の他実施形 態の構成を模式的に示す図であり、図22は、本発明の実施例14の成膜結 果を示す図で成膜速度と放電周波数との関係を示すグラフであり、図23は、 本発明の比較例5の成膜結果を示す図で成膜速度と放電周波数との関係を示 20 すグラフである。

# 発明を実施するための最良の形態

以下、本発明の酸化膜形成装置の好適な実施形態について、図面に基づい

て説明する。

10

15

#### <実施形態1>

図1は、本発明の酸化膜形成装置の一実施形態の構成を模式的に示す図で ある。

5 図1に示す酸化膜形成装置は、2つの放電処理部1,1、ガス導入部2、及び2成分のプロセスガスを供給するためのプロセスガス供給源(TMOS)3A,2つのプロセスガス供給源(O₂)3B,3B等を備えている。

放電処理部1,1、ガス導入部2の各部は、放電処理部1、ガス導入部2、 放電処理部1の順番で一方向に互いに隣接した状態で連設されており、各部 のガス噴出口1b,2b(図11、図12参照)から噴き出したプロセスガ スは、基板Sの表面付近で混合するようになっている。

放電処理部1は、図11に示すように、電圧印加電極11と接地電極12 からなる対向電極10を備えている。対向電極10は、紙面に対して垂直方 向に延長する長尺板状を呈し、その長さは、横切って搬送される基板Sの幅 よりも大としてある。

対向電極10の電圧印加電極11と接地電極12とは、所定の間隔をあけて互いに平行となるように対向配置されており、これら電圧印加電極11と接地電極12との間に放電空間Dが形成される。

電圧印加電極 1 1 及び接地電極 1 2 の各表面は、それぞれ固体誘電体(図 20 示せず)によって被覆されている。

対向電極10における放電空間Dの一端側にガス導入口1aが設けられ、 他端側にガス噴出口1bが設けられており、そのガス導入口1aを通じて電 圧印加電極11と接地電極12との間にプロセスガスを供給することができ る。

10

15

そして、ガス供給状態で電圧印加電極11と接地電極12との間に電源13から電圧(パルス電圧)を印加することにより、電圧印加電極11と接地電極12との間にグロー放電プラズマ(常圧プラズマ)が発生し、プロセスガスが放電処理される。

その放電処理されたプロセスガスはガス噴出口1bから基板Sに向けて噴き出す。このガス噴出口1bは、搬送される基板Sを横切るスリット状に形成されており、その長さは、対向電極10の長さと略同一としてある。

なお、図11に示す放電処理部1では、2枚の電極からなる対向電極を設けているが、これに限られることなく、3枚もしくはそれ以上の電極からなる対向電極を備えた放電処理部を用いてもよい。

ガス導入部2は、図12に示すように、所定の間隔をあけて互いに平行となるように対向配置された一対の対向平板21,22を備えており、一対の対向平板21,22間にガス通過路20が形成されている。ガス通過路20の一端側である入口側と他端側である出口側がそれぞれガス導入口2aとガス噴出口2bとなっており、そのガス導入口2aからガス通過路20内に供給されたプロセスガスは、ガス通過路20内でガス流れが整えられた後に、ガス噴出口2bから基板Sに向けて噴き出す。なお、ガス導入部2では放電処理は行わない。

本実施形態においては、放電処理部1,1及びガス導入部2は、図2に示20 すように、4つの平板型電極4a,4b,4c,4dを平行に対向配置した構成としてあり、中央側2つの電極4b,4cにはパルス電圧が印加され、外側2つの電極4a,4dは接地されている。

10

15

20

2つの放電処理部1,1は、一対の対向電極4a,4b及び一対の対向電極4c,4dから構成され、電極4a,4b間及び電極4c,4d間には放電空間Dが画成されている。

ガス導入部2は、一対の対向電極4b,4cから構成され、電極4b,4 c間にはガス通過路20が画成されている。一対の対向電極4b,4cは、 電源13に対して並列に接続されているので、この電極4b,4c間は非放 電空間となるのである。

本実施形態においては、プロセスガス供給源(TMOS)3Aは、図3に示すように、シリコン含有原料貯留槽31にキャリアガスボンベ32を配管を介して接続した構成としてあり、キャリアガスボンベ32から流出したキャリアガスをシリコン含有原料貯留槽31に導入し、キャリアガスとともに気化したシリコン含有ガスを供給するようになっている。

シリコン含有原料としてはTEOS又はTMOSを、キャリアガスとして は不活性ガスの一つである窒素 (N<sub>2</sub>) ガスを使用している。

又、プロセスガス供給源( $O_2$ )3 Bは、図4に示すように、超純水貯留槽33に酸素ボンベ34を配管を介して接続した構成としてあり、酸素ボンベ34から流出した酸素 ( $O_2$ ) ガスを超純水貯留槽33に導入し、酸素 ( $O_2$ ) ガスとともに気化した超純水 ( $H_2O$ ) を供給するようになっている。尚、超純水を使用することなく、酸素 ( $O_2$ ) ガスのみをプロセスガス ( $O_3$ ) として噴出ヘッドに供給するようにしてもよい。

そして、この実施形態においては、図1に示すように、各放電処理部1、1のガス導入口1aに各プロセスガス供給源( $O_2$ )3B,3Bが接続され、ガス導入部2のガス導入口2aにプロセスガス供給源(TMOS)3Aが接続されており、プロセスガス供給源3B,3Bからの $O_2$ を放電処理部1,1

にて放電処理を行い、その放電処理をした $O_2$ と、プロセスガス供給源 3 Aから供給され、ガス導入部 2 を通過したTMOS(放電処理なし)とを、基板Sの表面付近で混合することにより、基板Sの表面にシリコン酸化膜(S i  $O_3$ )を形成する。

5 このように、この実施形態によれば、O₂を放電処理したガスに、放電処理をしていないTMOSを混合しているので、膜質・カバレージ性がともに良好なシリコン酸化膜を速い成膜速度で形成することができる。

#### <実施形態2>

図5は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図で 10 ある。

図 5 に示す酸化膜形成装置は、放電処理部 1 、 2 つのガス導入部 2 、 2 、 及び 3 成分のプロセスガスを供給するためのプロセスガス供給源(TMO S) 3 A,プロセスガス供給源( $O_2$ ) 3 B,プロセスガス供給源( $H_2O$ ) 3 C などを備えている。

15 放電処理部1、ガス導入部2,2の各部は、放電処理部1、ガス導入部2、ガス導入部2の順番で一方向に互いに隣接した状態で連設されており、各部のガス噴出口1b,2b(図11、図12参照)から噴き出したプロセスガスは基板Sの表面付近で混合するようになっている。

放電処理部1及びガス導入部2には、前記した実施形態1と同様に、図1 20 1及び図12に示す構造のものが使用されている。

そして、この実施形態においては、図5に示すように、放電処理部1のガス導入口1aにプロセスガス供給源( $O_2$ ) 3Bが接続され、各ガス導入部2,2のガス導入口2aにそれぞれプロセスガス供給源(TMOS) 3A及びプロセスガス供給源( $H_2O$ ) 3Cが接続されており、プロセスガス供給源3

Bからの $O_2$ を放電処理部 1 にて放電処理を行い、その放電処理をした $O_2$ と、プロセスガス供給源 3 A, 3 Cから供給され各ガス導入部 2 を通過した T M O S 及び  $H_2$  O (いずれも放電処理なし)とを、基板 S の表面付近で混合することにより、基板 S の表面にシリコン酸化膜(S i  $O_2$ )を形成する。

このように、この実施形態によれば、O₂を放電処理したガスに、放電処理をしていないTMOS及びH₂Oを混合しているので、膜質・カバレージ性がともに良好なシリコン酸化膜を速い成膜速度で形成することができる。

#### <実施形態3>

5

図6は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図で 10 ある。

図 6 に示す酸化膜形成装置は、2 つの放電処理部 1 、1 、ガス導入部 2 、及び 3 成分のプロセスガスを供給するためのプロセスガス供給源(TMO S) 3 A,プロセスガス供給源( $O_2$ ) 3 B,プロセスガス供給源( $H_2O$ ) 3 Cなどを備えている。

15 放電処理部1,1及びガス導入部2の各部は、放電処理部1、ガス導入部2、放電処理部1の順番で一方向に互いに隣接した状態で連設されており、各部のガス噴出口1b,2b(図11、図12参照)から噴き出したプロセスガスは基板Sの表面付近で混合するようになっている。

放電処理部1及びガス導入部2には、前記した実施形態1と同様に、図1 20 1及び図12に示す構造のものが使用されている。

そして、この実施形態においては、各放電処理部1,1のガス導入口1aにそれぞれプロセスガス供給源( $O_2$ )3B及びプロセスガス供給源( $H_2$ O)3Cが接続され、ガス導入部2のガス導入口2aにプロセスガス供給源(TMOS)3Aが接続されており、各プロセスガス供給源3B,3Cから

の $O_2$ と $H_2$ Oとをそれぞれ個別の放電処理部 1, 1にて放電処理を行い、それら放電処理をした $O_2$ と及び $H_2$ Oと、プロセスガス供給源 3 Aから供給されガス導入部 2 を通過したT MOS(放電処理なし)とを、基板 S の表面付近で混合することにより、基板 S の表面にシリコン酸化膜(S i  $O_2$ )を形成する。

このように、この実施形態によれば、O<sub>2</sub>とH<sub>2</sub>Oとを個別に放電処理し、 それら放電処理をしたガスに、放電処理をしていないTMOSを混合してい るので、膜質・カバレージ性がともに良好なシリコン酸化膜を速い成膜速度 で形成することができる。

#### 10 < 実施形態 4 >

5

15

図7は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図で ある。

図 7 に示す酸化膜形成装置は、放電処理部 1、ガス導入部 2、プロセスガス (TMOS) を供給するプロセスガス供給源 3 A、及び、2成分のプロセスガスを混合した混合ガス ( $O_2+H_2$ O) を供給する混合ガス供給源 3 B C などを備えている。

放電処理部1とガス導入部2とは一方向に互いに隣接した状態で連設されており、各部のガス噴出口1b, 2b (図11、図12参照)から噴き出したプロセスガスは基板Sの表面付近で混合するようになっている。

20 放電処理部1及びガス導入部2には、前記した実施形態1と同様に、図1 1及び図12に示す構造のものが使用されている。

そして、この実施形態においては、放電処理部1のガス導入口1aに混合 ガス供給源3BCが接続され、ガス導入部2のガス導入口2aにプロセスガ ス供給源3Aが接続されており、混合ガス供給源3BCからの混合ガス(O<sub>2</sub>  $+H_2O$ )を放電処理部 1 にて放電処理を行い、その放電処理をした混合ガス  $(O_2+H_2O)$  と、プロセスガス供給源 3 Aから供給されガス導入部 2 を通過した TMOS (放電処理なし)とを、基板 S の表面付近で混合することにより、基板 S の表面にシリコン酸化膜(S i  $O_2$ )を形成する。

このように、この実施形態によれば、 $O_2$ と $H_2$ Oとの混合ガスを放電処理し、その放電処理をした混合ガスに、放電処理をしていないTMOSを混合しているので、膜質・カバレージ性がともに良好なシリコン酸化膜を速い成膜速度で形成することができる。また、ガス導入部は1つでよいので、コストを抑えることができる。

#### 10 < 実施形態 5 >

5

図8は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図である。

20 放電処理部1とガス導入部2とは一方向に互いに隣接した状態で連設されており、各部のガス噴出口1b,2b(図11、図12参照)から噴き出したプロセスガスは基板Sの表面付近で混合するようになっている。

放電処理部1及びガス導入部2には、前記した実施形態1と同様に、図1 1及び図12に示す構造のものが使用されている。

そして、この実施形態においては、放電処理部1のガス導入口1aにプロセスガス供給源3Bが接続され、ガス導入部2のガス導入口2aにプロセスガス供給源3A及びプロセスガス供給源3Cが接続されており、プロセスガス供給源3Bからの $O_2$ を放電処理部1にて放電処理を行い、その放電処理をした $O_2$ と、プロセスガス供給源3A及びプロセスガス供給源3Cから供給され、ガス導入部2を通過した混合ガス(TMOS+ $H_2$ O:放電処理なし)とを、基板Sの表面付近で混合することにより、基板Sの表面にシリコン酸化膜( $SiO_2$ )を形成する。

このように、この実施形態によれば、放電処理を行った $O_2$ に、放電処理を  $O_2$ に、放電処理を  $O_3$ に、放電処理を  $O_3$ に、放電処理を  $O_3$ に、放電処理を  $O_4$ に  $O_5$ に、放電処理を  $O_5$ に、  $O_5$ に  $O_5$ に、  $O_5$ に、 $O_5$ に、  $O_5$ に、  $O_5$ に、  $O_5$ に、  $O_5$ に、 $O_5$ 

#### <実施形態6>

図9は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図で 15 ある。

図 9 に示す酸化膜形成装置は、2 つの放電処理部 1 、1 、ガス導入部 2 、 プロセスガス (TMOS) を供給するプロセスガス供給源 3 A、及び混合ガス ( $O_2+H_2O$ ) を供給する 2 つの混合ガス供給源 3 B C 、3 B C などを備えている。

20 放電処理部1,1及びガス導入部2の各部は、放電処理部1、ガス導入部2、放電処理部1の順番で一方向に互いに隣接した状態で連設されており、各部のガス噴出口1b,2b(図11、図12参照)から噴き出したプロセスガスは基板Sの表面付近で混合するようになっている。

放電処理部1及びガス導入部2には、前記した実施形態1と同様に、図1

1及び図12に示す構造のものが使用されている。

そして、この実施形態においては、各放電処理部1,1のガス導入口1aにそれぞれ混合ガス供給源3BC,3BCが接続され、ガス導入部2のガス導入口2aにプロセスガス供給源(TMOS)3Aが接続されており、各混合ガス供給源3BC,3BCからの混合ガス( $O_2+H_2O$ )をそれぞれ個別の放電処理部1,1にて放電処理を行い、それら放電処理をした混合ガス ( $O_2+H_2O$ )と、プロセスガス供給源3Aから供給されガス導入部2を通過したTMOS(放電処理なし)とを、基板Sの表面付近で混合することにより、基板Sの表面にシリコン酸化膜(SiO2)を形成する。

10 このように、この実施形態によれば、O₂とH₂Oとの混合ガス (2系統) をそれぞれ個別に放電処理し、それら放電処理をした混合ガスに、放電処理 をしていないTMOSを混合しているので、膜質・カバレージ性がともに良 好なシリコン酸化膜を速い成膜速度で形成することができる。

ここで、以上の各実施形態においては、基板Sを各図の左右方向(ガス導 15 入部のガス通過路と直交する方向)に搬送しながらCVD処理を行う。

なお、以上の各実施形態では、プロセスガス(原料ガス)としてTMOSを用いているが、これに替えてMTMOSを用いても同等の効果を得ることができる。また、プロセスガス(反応ガス)であるO₂に替えてN₂Oを用いても同等の効果を得ることができる。

#### 20 < 実施形態 7 >

図10は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図である。

図10に示す酸化膜形成装置は、図5に示す酸化膜形成装置の構成に加え、 さらに、プロセスガス (TMP) を供給するプロセスガス供給源3Dを備え

給源3Dから供給されたTMPとをガス導入部2より前で混合して、その混

· ている。プロセスガス供給源3Aから供給されたTMOSとプロセスガス供

合ガス (TMOS+TMP) をガス導入部2に供給する。

この実施形態によれば、TMPをTMOSに混合しているので、Pがドープされたシリコン酸化膜を形成することができる。そして、このPドープシリコン酸化膜は、非ドープのシリコン酸化膜と同様、膜質・カバレージ性が共に良好である。

なお、この実施形態では、図 5 に示す酸化膜形成装置の構成に加え、さらに、TMPを供給するプロセスガス供給源 3 Dを備えているが、図 6 乃至図 9 に示す酸化膜形成装置の構成に、TMPを供給するプロセスガス供給源 3 Dを備えるようにしてもよい。

また、プロセスガス(D)として、TMP以外に、TEP、TMB、TE Bを使用してもよい。

<実施形態8>

15 図17は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図である。

図17に示す酸化膜形成装置は、電圧印加電極11と接地電極12からなる対向電極10、対向平板21、電源13、反応ガス供給源3F、金属含有ガス供給源3E及び排気機構6等を備えている。

20 対向電極10の電圧印加電極11と接地電極12とは、所定の間隔をあけて互いに平行となるように対向配置されており、これら一対の電極11,1 2間にプラズマ空間Pが形成される。電圧印加電極11及び接地電極12の 各表面はそれぞれ固体誘電体(図示せず)によって被覆されている。

10

15

20

対向電極10にはガス導入口1aとガス吹出口1bが設けられている。ガス導入口1aには反応ガス供給源3Fが接続されており、電圧印加電極11 と接地電極12との間に反応ガスを供給することができる。なお、対向電極10を構成する電圧印加電極11及び接地電極12は長方形の平板電極であり、ガス吹出口1bの形状は紙面奥行き方向に細長い長方形となっている。

対向平板21は、対向電極10の接地電極12の側方に設けられている。 対向平板21は、接地電極12に対して所定の間隔をあけて対向した状態で 配置されており、この対向平板21と接地電極12との間にガス通過路20 が形成されている。ガス通過路20には金属含有ガス供給源3Eからの金属 含有ガスが供給され、供給された金属含有ガスは、ガス吹出口1bから吹き 出されるプラズマ空間P通過後の反応ガスと合流するようになっている。

対向平板21は、対向電極10の電圧印加電極11及び接地電極12と同一の形状(長方形)・寸法の平板であり、ガス通過路20の出口形状は対向電極10のガス吹出口1bと同様に紙面奥行き方向に細長い長方形となっている。なお、平行平板21は金属製または絶縁材料製のいずれであってもよい。

排気機構6は、対向電極10の電圧印加電極11の側方に配置されており、 対向電極10及び対向平板21と基板Sとの間のガスを同一方向(図1中左 方)に強制的に排気する。排気機構6には例えばブロワー等が用いられる。

そして、以上の構造の酸化膜形成装置において、対向電極10のガス吹出口1b及びガス通過路20の出口と対向する位置に基板Sを置き、次いで排気機構6によって対向電極10及び対向平板21と基板Sとの間を一方向に強制的に排気し、さらにガス通過路20に金属含有ガス供給源3Eからの金属含有ガス(例えばTMOS、TEOS等)を供給するとともに、電圧印加

電極11と接地電極12との間に反応ガス供給源3Fから反応ガス(例えば O<sub>2</sub>等)を供給する。この状態で、電圧印加電極11と接地電極12との間 に電源13からの電界(パルス電界)を印加して電圧印加電極11と接地電 極12との間にプラズマ空間Pを発生させ、反応ガスをプラズマ励起する。 このプラズマ空間Pを通過した反応ガス(励起状態)及びガス通過路20を 5 通過した金属含有ガスは基板Sに向けて吹き出す。ここで、この実施形態で は排気機構6によって一方向に強制排気を行っているので、プラズマ空間P を通過した反応ガスとガス通過路20から吹き出した金属含有ガスとの合流 ガスは、均一に混合された状態で基板Sの被処理面に略平行なガス流となり、 排気機構6の配置側(図17中左側)に向けて一方向に流れる。 10

このように、この実施形態によれば、プラズマ空間Pを通過することによ り活性種となった反応ガスに金属含有ガスを合流させ、この活性種と金属含 有ガスが接触することにより反応して成膜が行われるので、金属含有ガスが 成膜反応に効率的に使われ、電極付着物や不純物の発生を防ぐことができる。 従って、金属含有薄膜の成膜速度を産業上利用可能な速度にまで高めること ができ、しかもメンテナンス間隔を長くすることできる。

なお、図17に示す酸化膜形成装置では、放電空間 Pと金属含有ガスのガ ス通過路20を平行にかつ基板Sの被処理面に垂直に配置したが、この構造 に限られることなく、例えば、放電空間Pと金属含有ガスのガス通過路20 とが角度を持って合流するようになされていたり、合流ガスが基板Sの被処 理面に対して斜めに吹き付けられるような構造を採用してもよい。

#### <実施形態9>

15

20

図18は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図 である。

10

この実施形態では、図17の構成に加えて、対向平板23の側方にも排気機構6を配置するとともに、対向平板23の下部を基板Sの近傍にまで延出して、対向電極10の電圧印加電極11側の排気機構6による排気コンダクタンスに対して、対向平板23側の排気機構6による排気コンダクタンスを小さく(例えば1/4程度)にしたところに特徴がある。それ以外の構成は図17の実施形態と同様である。

この図18の実施形態によれば、対向電極10の電圧印加電極11側の排気コンダクタンスと対向平板23側の排気コンダクタンスを制御しているので、ガス通過路20に導入した金属含有ガスのほぼ全量を一方向(図18中左方)に流すことができる。すなわち、金属含有ガスと反応ガスの導入流量の合計流量と、基板Sに略平行に流れるガス流の流量を略同量とすることができる。しかも、外部からのガスの巻き込みがなくなるので、特に、不純物の混入を嫌う場合の成膜処理に適している。

#### <実施形態10>

15 図19は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図である。

図19に示す酸化膜形成装置は、電圧印加電極11,11と接地電極12,12からなる2組の対向電極10,10、電源13,13、反応ガス供給源3F,3F、金属含有ガス供給源3E及び排気機構6,6などを備えている。各対向電極10,10の電圧印加電極11,11と接地電極12,12とは、所定の間隔をあけて互いに平行となるように対向配置されている。各電圧印加電11,11及び各接地電極12,12の各表面はそれぞれ固体誘電体(図示せず)によって被覆されている。

10

15

20

対向電極10の電圧印加電極11と接地電極12との間(プラズマ空間P1)には反応ガス供給源3Fからの反応ガスが供給される。また、対向電極10の電圧印加電極11と接地電極12との間(プラズマ空間P2)には反応ガス供給源3Fからの反応ガスが供給される。

対向電極10と対向電極10とは、電圧印加電極11,11と接地電極12,12との配置が左右対称な構造(接地電極12,12が内側)となっている。また、対向電極10の接地電極12と対向電極10の接地電極12とは、所定の間隔をあけて対向した状態で配置されており、これら2枚の接地電極12,12の間にガス通過路20が形成されている。ガス通過路20には金属含有ガス供給源3Eからの金属含有ガスが供給される。

排気機構 6,6は、2組の対向電極 10,10を挟んだ両側にそれぞれが ガス通過路 20の中心軸に関して線対称となる位置に配置されており、対向 電極 10側(図19中左側)の排気コンダクタンスと、対向電極 10側(図 19中右側)の排気コンダクタンスとが同じとなるように構成されている。 各排気機構 6,6には例えばブロワー等が用いられる。

そして、以上の構造の酸化膜形成装置において、2組の対向電極10,10の先端(吹出口)と対向する位置に基板Sを置き、次いで2台の排気機構6,6による強制排気を行い、さらにガス通過路20に金属含有ガス供給源3Eからの金属含有ガス(例えばTMOS、TEOS等)を供給するとともに、対向電極10の電圧印加電極11と接地電極12との間及び対向電極10の電圧印加電極11と接地電極12との間にそれぞれ反応ガス供給源3F,3Fから反応ガス(例えばO2等)を供給する。

この状態で、各対向電極10,10にそれぞれ電源13,13からの電界 (パルス電界)を印加して、電圧印加電極11と接地電極12との間及び電

10

15

圧印加電極11と接地電極12との間にプラズマ空間P1、P2を発生させて、各反応ガスをプラズマ励起する。その各プラズマ空間P1、P2を通過した反応ガス(励起状態)及びガス通過路20を通過した金属含有ガスは、各吹出口から基板Sに向けて吹き出す。ここで、この実施形態では、装置構成及び排気コンダクタンスを左右対称としているので、プラズマ空間P1及びP2を通過し、ガス吹出口11b,1bから吹き出した各反応ガスのガス流のそれぞれに対し、ガス通過路20から吹き出した分流ガス(金属含有ガスの分流ガス)の流れが混合して、基板Sの被処理面に対して路平行なガス流を形成する。しかも、プラズマ空間P1を通過した反応ガスとガス金属含有ガスの混合流(図19中左方へのガス流)と、プラズマ空間P2を通過した反応ガスとガス金属含有ガスの混合流(図19中右方へのガス流)とは等価の状態となるので、高い成膜速度を安定して得ることができる。

なお、図19に示す構造では、2台の排気機構6,6によって強制排気を行っているが、各対向電極10,10に導入する反応ガスのガス流量を同一とすれば、強制排気の有無及びガス通過路20に導入する金属含有ガスのガス流量に関係なく、プラズマ空間P1を通過した反応ガスとガス金属含有ガスの混合流(図19中左方へのガス流)と、プラズマ空間P2を通過した反応ガスとガス金属含有ガスの混合流(図19中右方へのガス流)との等価状態を実現することができる。

#### 20 < 実施形態 1 1 >

図20は、本発明の酸化膜形成装置の他実施形態の構成を模式的に示す図である。

この実施形態では、図19の構成に加えて、対向電極10,10の下端 (ガス吹出側)にガス整流板51を設けたところに特徴がある。 このようにガス整流板 5 1 を設けておけば、反応ガスと金属含有ガスとの合流ガスの混合均一性及び方向性が向上し、さらにガス流の乱れも低減することができるので、金属含有薄膜の膜質及び成膜速度をより一層高めることができる。なお、このようなガス整流板を設ける場合、ガス整流板 5 1 としてセラミック多孔板を用い、その多孔板表面から  $N_2$  ガスを吹き出すことで、ガス整流板 5 1 への膜の付着を防止しておくことが好ましい。

### [実施例]

5

15

以下、本発明の酸化膜形成方法及び装置の実施例について、比較例とともに説明する。

10 < 実施例 1 ~ 3 >

# 「装置構成〕

まず、この実施例1~3に用いる酸化膜形成装置は、図1に示す構造の具体例であって、その噴出ヘッドは、図13に示すように、放電処理部1、ガス導入部2及び放電処理部1が、この順番で一方向に互いに隣接した状態で連設されている。2つの放電処理部1,1には、ガスの流動方向の上流側にそれぞれガス整流部5A及び5Cが接続されている。また、中央のガス導入部2にはガス整流部5Bが接続されている。さらに、各放電処理部1,1の側方(図中左方及び右方)にそれぞれ排気機構6,6が配置されている。

基板載置部7は一方向に又は両方向に移動するので、基板載置部7に載置 20 された基板Sは、片道搬送又は往復搬送されるようになっている。また、放 電処理部1,1の下端は、基板Sに近接するよう配置してあり、放電処理部 1,1と基板表面との距離は、0.5~30mmに設定される。0.5mm 未満とすると、基板搬送時に放電処理部1,1に接触する虞れがあり、30 mmを超過すると、常圧プラズマが逸散して成膜効率が大幅に低下する。特

10

15

20

には、2~10mmに設定するのが好ましい。

上記噴出ヘッドについて、さらに具体的に説明すれば、図14に示すように、供給されるガスの圧力分布を均一化するガス整流部5A,5B,5C、セラミック等の絶縁体からなる上側スリット8、放電処理部1、ガス導入部2及びセラミック等の絶縁体からなる下側スリット9から構成され、噴出ヘッドの周囲には排気機構6,6の排気ノズル6a,6aが付設されている。

噴出ヘッドへと供給されてきたシリコン含有ガスは、図14に示すように、ガス整流部5B、上側スリット8の流通路8bを流通し、ガス導入部2のガス通過路20に導入される。そして、下側スリット9の流出路9bを通過し、噴出口2bから基板Sに向けて噴出する。

噴出ヘッドへと供給されてきた酸素( $O_2$ ) ガスは、図14に示すように、ガス整流部5A,5C、上側スリット8の流通路8a,8cを流通し、放電処理部1,1の放電空間D,Dに導入される。そして、放電空間D,Dにおいて、高周波のパルス電圧を印加されることによって、グロー放電による常圧プラズマが発生し、励起状態の酸素( $O_2$ ) ガスが下側スリット9の流出路9a,9cを通過し、噴出口1b,1bから基板Sに向けて噴出する。

尚、基板Sは、基板載置部7に載置され、噴出口1b, 2b, 1b (別の 言い方をすれば、4枚の電極4a, 4b, 4c, 4d)を横切るように搬送 されるようになっている。

噴出口2bから噴出したシリコン含有ガスと噴出口1b, 1bから噴出した励起状態の酸素(O2)ガスとが、基板Sの表面付近で混合、反応することによって、基板Sの表面にシリコン酸化膜(SiO2)が形成される。ここで、シリコン酸化膜の厚みが不十分な場合は、基板Sを往復搬送する

ようにすればよい。又、基板Sの幅が噴出ヘッドの幅より大きい場合は、噴出ヘッドが基板Sをスキャンするようにしてもよい。

一方、成膜処理後の混合ガスは、排気機構 6, 6の排気ノズル 6 a, 6 a 内に吸入され、適宜排出される。

5 ここで、下側スリット9の流出路9a,9b,9cは略平行になるよう形成してあるが、図15に示す下側スリット19のように、両側の流出路19a,19cを中央の流出路19bに対して内方傾斜するように形成してもよい。このようにすれば、基板Sの表面付近でシリコン含有ガスと酸素(Oa)ガスとがより効率的に混合、反応するから、シリコン酸化膜(SiOok)の成膜速度をより速くすることができる。

又、下側スリットにおいて、流出路の開口部の形態は、スリット状のものに限られるものではなく、丸孔、角孔等の開口を直線上に複数形成したものであってもよい。

上記のような酸化膜形成装置を使用し、以下のような処理条件、プロセス 15 ガスによって、シリコン酸化膜を形成した。ガス流量は、表1に示す通りで ある。

# [処理条件]

20

•	雰囲気の圧力	9 5 k P a
•	基板の加熱温度	350℃
	搬送速度	80mm/m i n
•	印加電圧V <sub>PP</sub>	14.0kV
•	パルス周波数	20 k H z
٠٥.	11.2 T	

#### [プロセスガス]

ガス整流部5A O<sub>2</sub> +O<sub>3</sub>

ガス整流部5B TEOS+N<sub>2</sub>

ガス整流部5C O<sub>2</sub> +O<sub>3</sub>

[表1]

		実施例 1	実施例2	実施例3	比較例 1	比較例2
吹出ガス	ЛХА	0 <sub>2</sub> +0 <sub>3</sub> 5L/min	O <sub>2</sub> +O <sub>3</sub> 10L/min	O <sub>2</sub> +O <sub>3</sub> 5L/min	N <sub>2</sub> 5L/min	N <sub>2</sub> 5L/min
		O <sub>3</sub> 78g/min	O <sub>3</sub> 78g/min	O <sub>3</sub> 78g/min	TEOS O.1g/min	TEOS O.1g/min
	ガスВ	N <sub>2</sub> 10L/min	N <sub>2</sub> 10L/min	N <sub>2</sub> 5L/min	O <sub>2</sub> +O <sub>3</sub> 5L/min	0 <sub>2</sub> +0 <sub>3</sub> 10L/min
		TEOS O.2g/min	TEOS 0.2g/min	TEOS 0.2g/min	O <sub>3</sub> 78g/min	O <sub>3</sub> 78g/min
	ガスC	0 <sub>2</sub> +0 <sub>3</sub> 5L/min	O <sub>2</sub> +O <sub>3</sub> 10L/min	O <sub>2</sub> +O <sub>3</sub> 5L/min	N <sub>2</sub> 5L/min	N <sub>2</sub> 5L/min
		O <sub>3</sub> 78g/min	0 <sub>3</sub> 78g/min	O <sub>3</sub> 78g/min	TEOS O.1g/min	TEOS O.1g/min
成膜結果	デポレート A/min	681.7	554. 5	809.8	116.2	99. 5

# <比較例1,2>

実施例1と同様の酸化膜形成装置を使用し、プロセスガスの供給部所を変 更した以外は、実施例1~3と同様の処理条件で、シリコン酸化膜を形成し た。ガス流量は、表1に示す通りである。

#### 「プロセスガス] 5

ガス整流部12a TEOS+N<sub>2</sub>

ガス整流部12b

 $O_2 + O_3$ 

ガス整流部12cTEOS+N<sub>2</sub>

実施例1~3及び比較例1,2において、シリコン酸化膜を形成した際の 10 成膜速度は、表1に示す通りであった。

表1を参照すると、本発明の酸化膜形成方法によれば、成膜速度は格段に 速くなることが理解できる。

<実施例4>

### 「装置構成]

この実施例4に用いる酸化膜形成装置は、図9に示す構造の具体例であっ 15 て、図13に示すように、放電処理部1、ガス導入部2及び放電処理部1が、 この順番で一方向に互いに隣接した状態で連設されている。その他の構成は、 実施例1において説明した通りである。

# [処理条件]

- ・基板:Siウェーハ(8inch、アルミニウム配線形成品)、基板載置 20 部7にセットした状態で搬送
  - 基板温度:350℃
  - ・ガス流条件

処理雰囲気:大気圧

ガス整流部  $5A:O_2=10$  SLM、 $H_2O=0$ . 5 g/m in、 $H_2O$ の  $+\gamma$ リアガスとしての $N_2=2$  SLM

ガス整流部 5B: TMOS = 0.2g/min、TMOSのキャリアガスとしての $N_2 = 10SLM$ 

- 5 ガス整流部  $5 \text{ C}: O_2 = 1 \text{ O} \text{ SLM}, H_2 \text{ O} = 0.5 \text{ g/m in}, H_2 \text{ O} の$  キャリアガスとしての $N_2 = 2 \text{ SLM}$ 
  - ・放電条件:パルス周波数=10kHz、印加電圧Vpp=20kV
  - ·基板-放電処理部間距離=4mm
  - ・基板の搬送速度:200mm/min

10

20

以上の装置構成・条件にて、基板Sの表面に成膜を行ったところ、1800 0 Å/m i n の成膜速度でS i O 2 膜を得ることができた。また、成膜処理後のカバレージ性及び膜質を下記の方法で評価した。その評価結果(成膜速度含む)及び処理条件を下記の表 2 に示す。

15 この実施例 4 では、カバレージ性(カバレージ= 1 )が優れており、さら に膜厚も良好(耐圧= 4 . 8 MV/ c m )であることがわかる。

[カバレージ性の評価]

図16に示すように、アルミニウム配線Wから離れた場所のx点の膜厚  $(SiO_2$ の膜厚)と、2本のアルミニウム配線W,W間のy点の膜厚をそれ ぞれ計測し、それら膜厚の比([y点の膜厚] /[x点の膜厚])を求めて評価を行う。

# [膜質の評価]

耐圧  $(1 \times 10^{-7} \text{A/cm}^2)$  となる電界強度を計測し、その計測結果から評価を行う。電界強度= $3 \, \text{MV/cm}$ 以上を良好と評価する。

# <比較例3>

下記の表 2 に示すように、 $H_2$ Oを添加しないこと以外は実施例 4 と同じとして、基板 S の表面に S i  $O_2$  膜を成膜したところ、成膜速度は 1 9 0 0 A / m i n で略同等であった。また、成膜処理後のカバレージ性及び膜質を実施例 4 と同じ方法で評価した。その評価結果(成膜速度含む)を下記の表 2 に示す。

この比較例 3 では、カバレージ性(カバレージ=1)は良好であり、成膜速度も実施例 4 ( $H_2$ O添加)の場合と略同等であったが、耐圧が低い(2.  $1\,M\,V\,/\,c\,m$ )。

10 しかし、TEOS/O $_3$ 系の常圧熱CVD法によって、実施例 $_4$ と略同一の処理条件で、基板Sの表面にSiO $_2$ 膜を成膜したところ、成膜速度は $_1$ 000Å/min、耐圧は $_1$ 7MV/cmであった。

よって、実施例4及び比較例3の何れにあっても、TEOS/O<sub>3</sub>系の常 圧熱CVD法と比較すれば、膜質、成膜速度ともに格段に向上することがわかった。

## <実施例5>

15

20

下記の表 2 に示すように、実施例 4 に対して $H_2$  Oの添加量を0.05 g /m i n に減量したこと以外は、実施例 4 と同じとして、基板 S の表面に成膜を行ったところ、1500 Å/m i n の成膜速度でS i  $O_2$  膜を得ることができた。また、成膜処理後のカバレージ性及び膜質を実施例 4 と同じ方法で評価した。その評価結果(成膜速度含む)を下記の表 2 に示す。

この実施例 5 の結果から、 $H_2$ Oの添加量を0.05 g/m i n にまで減量しても、成膜速度(1500 Å/m i n)及び耐圧(4 M V / c m)の双方において効果が発現することがわかる。

#### <実施例6>

5

10

下記の表 2に示すように、実施例 4に対してTMOSの量を0. 1 g/m i nに減量し、 $H_2$ Oの添加量を1. 5 g/m i nに増量したこと以外は、実施例 1 と同じとして基板 S の表面に成膜を行ったところ、1 4 0 0 A / m i n の成膜速度でS i  $O_2$ 膜を得ることができた。また、成膜処理後のカバレージ性及び膜質を実施例 1 と同じ方法で評価した。その評価結果(成膜速度含む)を下記の表 2 に示す。

この実施例 6 の結果から、TMOSに対する $H_2O$ の添加量を増量すると、減量であるTMOSを1/2に減量しても、良好な成膜速度(1400 Å/m i n)が得られることがわかる。また、耐圧も良好(5.5MV/cm)であることがわかる。なお、実施例 6 よりも $H_2O$ の添加量を多くして成膜処理を行ったところ、性能の向上は僅かであった。

## <実施例7>

下記の表 2に示すように、実施例 4に対してTMOSの量を1.5g/m 15 inに増量し、さらに $H_2$ Oの添加量も1.0g/minに増量したこと、及び、基板の搬送速度を倍の400mm/minにしたこと以外は、実施例 4と同じとして基板 5の表面に成膜を行ったところ、4800 Å/minという非常に速い成膜速度で5iO $_2$ 膜を得ることができた。また、成膜処理後のカバレージ性及び膜質を実施例 4と同じ方法で評価した。その評価結果 00 (成膜速度含む)を下記の表 2に示す。

この実施例 7 の結果から、原料である TMOS の量及  $VH_2O$  の添加量をともに増量することにより、高速での成膜処理が可能になることがわかる。なお、実施例 4 に対して耐圧は低くなるものの、 $H_2O$  添加なしの場合(比較例 3)と比較して良好な値(3. 5MV/cm)を確保することができる。

# <実施例8>

5

下記の表 2 に示すように、原料をMTMOSに変更したこと以外は、実施例 4 と同じとして基板 5 の表面に成膜を行ったところ、1700 Å/minの成膜速度で5 i  $O_2$ 膜を得ることができた。また、成膜処理後のカバレージ性及び膜質を実施例 4 と同じ方法で評価した。その評価結果(成膜速度含む)を下記の表 2 に示す。

この実施例8の結果から、TMOSに替えてMTMOSを用いても、ほぼ同等の性能(成膜速度・膜質・カバレージ)を確保できることがわかる。

#### <実施例9>

- 10 下記の表 2 に示すように、 $O_2$  を $N_2$  Oに変更したこと以外は、実施例 4 と同じとして、基板 S の表面に成膜を行ったところ、1600 Å/ m i n の成膜速度で S i  $O_2$  膜を得ることができた。また、成膜処理後のカバレージ性及び膜質を実施例 4 と同じ方法で評価した。その評価結果(成膜速度含む)を下記の表 2 に示す。
- 15 この実施例 9 の結果から、 $O_2$ に替えて $N_2$ Oを用いても、ほぼ同等の性能 (成膜速度・膜質・カバレージ)を確保できることがわかる。

[表2]

	יין אַרָּיִר	米配倒 5	実施例 6	果跑例 /	米高宮の	2007
TMOS	1	1	. 1	ţ	MTMOS	TMOS
0.2	ţ	ļ	0.1	1.5	0.2	*
10+10	1	1	Ţ	ļ	Ţ	1
2+10+2	ļ	ļ	<b>1</b>	ļ	ţ	1
0.5+0.5	0	0.05+0.05	1.5+1.5	1.0+1.0	0.5+0.5	
1800	1900	1500	1400	4800	1700	1600
<del>***</del>	-	-	<del></del>	0.0	<b>T</b>	_
4. 8	2.1	4	.5. 5.	3.5	4.5	4. 6
	+10+2 5+0. 5 1800 1 4. 8	→ 190	1900 0 0.05+ 1 1 2.1	0 0.05+0.05 1.5+ 1900 1500 1 2.1 4	0 0.05+0.05 1.5+1.5 1.0+ 1900 1500 1400 4 2.1 4 5.5	+       +       +       +         0       0.05+0.05       1.5+1.5       1.0+1.0         1900       1500       1400       4800         1       1       1       0.9         2.1       4       5.5       3.5

\*1 N<sub>2</sub>0

#### <比較例4>

5

15

下記の表 3に示すように、実施例 4に対して、ガス整流部 5 A及びガス整流部 5 Cの各  $O_2$ 量をそれぞれ 2 S L Mに減量し、ガス整流部 5 A及びガス整流部 5 Cの各  $N_2$ 量(キャリアガス量)をそれぞれ 1 O S L Mに増量したこと以外は、実施例 4 と同じとして基板 5 の表面に 5 i  $O_2$ 膜を成膜したところ、成膜速度は 9 O O A/m inに低下した。また、成膜処理後のカバレージ性及び膜質を実施例 4 と同じ方法で評価した。その評価結果(成膜速度含む)を下記の表 3 に示す。

この比較例4では、カバレージ性(カバレージ=1)は良好であるが、成 10 膜速度は実施例4と比べて遅く、また耐圧も低い(2.4MV/cm)。

# <実施例10>

図13のガス整流部5A~5Cのガス流調整を以下の条件としたこと以外は、実施例4と同じとして基板Sの表面に成膜を行ったところ、1800Å/minの成膜速度で $SiO_2$ 膜を得ることができた。また、成膜処理後のカバレージ性及び膜質を実施例4と同じ方法で評価した。その評価結果(成膜速度含む)下記の表3に示す。

- ・ガス整流部 5 A 及び 5 C : O₂= 1 0 S L M
- ・ガス整流部 5B: TMOS=0. 2g/min、TMOSのキャリアガ スとしての $N_2=10SLM$ 、 $H_2O=1$ . 0g/min、
- 20 この実施例 10 の結果から、 $H_2O$ に放電処理を行わなくても、TMOS  $\sim H_2O$ を添加し、 $O_2$ を増量することで、実施例 4 とほぼ同等の性能(成膜速度・膜質・カバレージ)を確保できることがわかる。

[表3]

		比較例 4	実施例10
Si 原料		TMOS	<b>←</b>
	g/min	0. 2	←-
02	SLM	2+2	10+10
N <sub>2</sub>	SLM	10+10+10	10
H₂O	g/min	0. 5+0. 5	1.0
成膜速度	Å/min	900	1800
カハ・レーシ・		1	1
耐圧	MV/cm	2.4	4.6

# <実施例11>

基板温度、基板一放電処理部間距離を以下の条件としたこと以外は実施例 4と同じとし、幅150nm、深さ400nmの開口部を有するアルミニウム配線パターンを形成した基板Sの表面に成膜を行ったところ、1500 人minの成膜速度で $SiO_2$ 膜を得ることができた。また、上記開口部を略完全に埋め込むことができた。

• 基板温度:300℃

10 · 基板-放電処理部間距離= 3 mm

この実施例11の結果から、本発明の酸化膜形成方法によれば、極めて狭 小な開口部にも十分な膜厚を有する酸化膜を形成できることがわかる。

# <実施例12>

図17の酸化膜形成装置において、電圧印加電極11(SUS304製: 15 幅250mm×長さ50mm×厚み20mm、固体誘電体:アルミナ)と接 地電極12 (SUS304製:幅250mm×長さ50mm×厚み20mm、固体誘電体:アルミナ)とを1mmの間隔(プラズマ空間P)をあけて配置した。また、接地電極12に対して対向平板21 (SUS304製:幅250mm×長さ50mm×厚み20mm)を1mmの間隔をあけて配置してガス通過路20を形成した。

# [処理条件]

5

反応ガス: O<sub>2</sub>=5SLM

原料ガス:TEOS=0. 2g/min、 $N_2$ =10SLM

基板: Siウェーハ (8inch)

10 基板一電極間距離=4mm

印加電界: 5 k H z 、 1 5 k V のパルス電界 (パルス幅 1 0 μ s)

基板の搬送速度:200mm/min

基板温度:350℃

以上の装置構成・条件にて、基板Sの表面に成膜を行ったところ、膜厚1000Å(成膜速度=1000Å/min)のSiO $_2$ 膜を得ることができた。

#### <実施例13>

図18の酸化膜形成装置において、対向平板23の下端面と基板Sとの間 20 の距離を0.5 mmとし、電圧印加電極2側の排気機構6による排気コンダクタンスに対して、対向平板23側の排気機構6による排気コンダクタンスを1/4にした。それ以外の構成及び成膜条件は実施例12と同じとして、基板Sの表面に成膜を行ったところ、膜厚1000Å(成膜速度=1000 Å/min)のSiO2膜を得ることができた。

#### <実施例14>

図19の酸化膜形成装置において、各電圧印加電極11,11(SUS304製:幅250mm×長さ50mm×厚み20mm、固体誘電体:アルミナ)と各接地電極12,12(SUS304製:幅250mm×長さ50mm×厚み20mm、固体誘電体:アルミナ)とを1mmの間隔(プラズマ空間P1,P2)をあけて配置した。また、2枚の接地電極12,12を1mmの間隔をあけて配置してガス通過路20を形成した。

# [処理条件]

5

20

反応ガス: $O_2$ =10SLM(プラズマ空間P1)、 $O_2$ =10SLM(プ
10 ラズマ空間P2)

原料ガス:TEOS=0.2g/min、N2=10SLM

基板: Siウェーハ (8inch)

基板-電極間距離=4mm

印加電界: 5 k H z 、 1 5 k V のパルス電界 (パルス幅 1 0 μ s)

15 基板の搬送速度:200mm/min

基板温度:350℃

以上の装置構成・条件にて、基板Sの表面に成膜を行ったところ、約70 0 Å/m i n の成膜速度でS i  $O_2$  膜を得ることができた。また、印加電界 の放電周波数を変更( $0\sim6$  kHz)して成膜を行った。その成膜結果(放 電周波数と成膜速度の関係)を図22に示す。

# <比較例5>

図21に示すように、排気機構を設けていない酸化膜形成装置を用いた。 それ以外の装置構成・成膜条件は実施例12と同じとして、基板Sの表面に

成膜を行ったところ、約500Å/minの成膜速度で $SiO_2$ 膜を得ることができた。また、印加電界の放電周波数を変更( $0\sim5kHz$ )して成膜を行ったところ、図23に示すような成膜結果(放電周波数と成膜速度の関係)が得られた。

5 <実施例14と比較例5の比較>

比較例 5 (従来型の酸化膜形成装置)では、成膜速度が約 5 0 0 A/m i nが限界であったのが、実施例 1 4 (図 1 9 の酸化膜形成装置)では、約 7 0 0 A/m i nまで成膜速度が増加している。また、比較例 5 では、放電周波数を上げると、気層反応が進みすぎて成膜速度が低下する現象が見られるが、実施例 1 4 では、そのような現象は見当たらない。

尚、実施例14において、原料ガス(金属含有ガス)の濃度を高めるとともに、放電条件を最適化することで、 $5000\sim10000$  A/m i nの高い成膜速度が得られることも判明した。

以上説明したように、本発明によれば、TMOS、MTMOS等のシリコ ン含有ガスからなる原料ガスと、放電処理した $O_2$ 、 $N_2O$ 等の酸化性ガスからなる反応ガスとを、基板表面付近で混合するようにしているので、原料ガスが成膜反応に効率的に使われ、電極付着物や不純物の発生を防ぐことができる。

よって、常圧下でのCVD法においても、膜質・カバレージ性が良好な酸 20 化膜を速い成膜速度で形成することができ、しかもメンテナンス間隔を長く することができる。

さらに、TMOS、MTMOS等のシリコン含有ガスからなる原料ガスと、 放電処理した $O_2$ 、 $N_2O$ 等の酸化性ガスからなる反応ガスに、放電処理した  $H_2O$ または放電処理しない $H_2O$ を添加すれば、常圧下でのCVD法におい

て、膜質・カバレージ性がより良好な酸化膜を速い成膜速度で形成すること ができる。

又、プラズマ空間通過後の反応ガスと原料ガスとの合流ガスを基板の被処 理面に沿って流れるガス流とすることで、合流したガスが混合する時間と反 応に必要な時間が確保され、その反応は基板のすぐ側で行われるため、優先 的に薄膜形成に消費されることになる。

よって、原料ガスを無駄にせず、成膜速度を更に高めることができる。

本発明において、原料としてTMOSまたはMTMOSを用いれば、シランガスに比較してガスのハンドリングが容易であり、さらに、一般に広く利田されているTEOSよりもTMOSやMTMOSの沸点が低くて気化が容易であるという利点がある。また、添加物であるH2Oのハンドリングも容易である。さらに、基板を電界中に入れる必要がないため基板にダメージを与えることなく、成膜処理を行うことができるという利点もある。

# 15 産業上の利用可能性

本発明の酸化膜形成方法及び装置は、シリコンウェーハ、電子回路基板等の基板の表面にシリコン酸化膜(SiO<sub>2</sub>)等を形成するのに有効に利用することができる。

# 請求の範囲

- 1. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成する方法であって、原料ガス(A)、反応ガス(B)という2成分のプロセスガスを使用し、それら2成分のプロセスガス(A)、(B)のうち、プロセスガス(B)を放電処理し、その放電処理をしたプロセスガス(B)に、放電処理をしていないプロセスガス(A)を基板表面付近で合流させ、混合することを特徴とする酸化膜形成方法。
- 2. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成す 10 る方法であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを使用し、それら3成分のプロセスガス(A)~(C)のうち、プロセスガス(B)を放電処理し、その放電処理をしたプロセスガス(B)に、放電処理をしていないプロセスガス(A)及びプロセスガス(C)を基板表面付近で合流させ、混合することを特徴とする酸化膜形 15 成方法。
- 3. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成する方法であって、原料ガス(A)、反応ガス(B)、H2Oガス(C)という3成分のプロセスガスを使用し、それら3成分のプロセスガス(A)~(C)のうち、プロセスガス(B)とプロセスガス(C)とをそれぞれ個別に放電処理し、それら放電処理をしたプロセスガス(B)及びプロセスガス(C)に、放電処理をしていないプロセスガス(A)を基板表面付近で合流させ、混合することを特徴とする酸化膜形成方法。
  - 4. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成する方法であって、原料ガス (A)、反応ガス (B)、H₂Oガス (C)とい

10

20

う3成分のプロセスガスを使用し、それら3成分のプロセスガス (A) ~ (C) のうち、プロセスガス (B) とプロセスガス (C) とを混合した混合ガスを放電処理し、その放電処理をした混合ガスに、放電処理をしていないプロセスガス (A) を基板表面付近で合流させ、混合することを特徴とする酸化膜形成方法。

- 5. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成する方法であって、原料ガス(A)、反応ガス(B)、 $H_2$ Oガス(C)という3成分のプロセスガスを使用し、それら3成分のプロセスガス(A)~(C)のうち、プロセスガス(B)を放電処理し、その放電処理をしたプロセスガス(B)に、放電処理をしていないプロセスガス(A)とプロセスガス(C)との混合ガスを基板表面付近で合流させ、混合することを特徴とする酸化膜形成方法。
  - 6. 前記原料ガス(A)は、TMOS、MTMOS等のシリコン含有ガスであることを特徴とする請求項 $15\sim19$ のいずれかに記載の酸化膜形成方法。
- 15 7. 前記反応ガス(B)は、 $O_2$ 、 $N_2O$ 等の酸化性ガスであることを特徴とする請求項 $1.5\sim2.0$ のいずれかに記載の酸化膜形成方法。
  - 8. さらに、TMP、TEP等のリン含有ガス及び/又はTMB、TEB等のボロン含有ガス(D)というプロセスガスを供給するガス供給源を備え、プロセスガス(D)をプロセスガス(A)と混合して使用することを特徴とする請求項15~21のいずれかに記載の酸化膜形成方法。
  - 9. 前記合流ガスが基板の被処理面に沿って流れるガス流を形成するようにしたことを特徴とする請求項1~8のいずれかに記載の酸化膜形成方法。
  - 10. 排気機構により、前記合流ガスが基板の被処理面に沿って流れるガス流を形成するように排気制御を行うことを特徴とする請求項9に記載の酸化

# 膜形成方法。

- 11. 前記原料ガスと反応ガスの導入流量の合計流量と、基板の被処理面に 沿って流れるガス流の流量が略同量であることを特徴とする請求項9又は1 0に記載の酸化膜形成方法。
- 12. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応ガス(B)という2成分のプロセスガスを供給するガス供給源と、放電処理部を備え、前記2成分のプロセスガス(A)、(B)のうち、プロセスガス(B)を放電処理部にて放電処理を行い、その放電処理をしたプロセスガス(B)に、プロセスガス(A)を
   10 放電処理せずに、基板表面付近で合流させ、混合するように構成されていることを特徴とする酸化膜形成装置。
- 13. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを供給するガス供給源と、放電処理部を備え、前記3成分のプロセスガス(A)~(C)のうち、プロセスガス(B)を放電処理部にて放電処理を行い、その放電処理をしたプロセスガス(B)に、プロセスガス(A)及びプロセスガス(C)を放電処理せずに、基板表面付近で合流させ、混合するように構成されていることを特徴とする酸化膜形成装置。
- 20 14. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応ガス(B)、 $H_2$ Oガス(C)という3成分のプロセスガスを供給するガス供給源と、放電処理部を備え、前記3成分のプロセスガス(A)~(C)のうち、プロセスガス(B)とプロセスガス(C)とをそれぞれ個別の放電処理部にて放電処理を行い、それら

10

放電処理をしたプロセスガス (B) 及びプロセスガス (C) に、プロセスガス (A) を放電処理せずに、基板表面付近で合流させ、混合するように構成されていることを特徴とする酸化膜形成装置。

- 15. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを供給するガス供給源と、放電処理部を備え、前記3成分のプロセスガス(A)~(C)のうち、プロセスガス(B)とプロセスガス(C)とを混合した混合ガスを放電処理部にて放電処理を行い、その放電処理をした混合ガスに、プロセスガス(A)を放電処理せずに、基板表面付近で合流させ、混合するように構成されていることを特徴とする酸化膜形成装置。
- 16. 大気圧近傍の圧力条件でのCVD法により基板の表面に酸化膜を形成する装置であって、原料ガス(A)、反応ガス(B)、H<sub>2</sub>Oガス(C)という3成分のプロセスガスを供給するガス供給源と、放電処理部を備え、前記3成分のプロセスガス(A)~(C)のうち、プロセスガス(B)を放電処理部にて放電処理を行い、その放電処理をしたプロセスガス(B)に、プロセスガス(A)とプロセスガス(C)との混合ガスを放電処理せずに、基板表面付近で合流させ、混合するように構成されていることを特徴とする酸化膜形成装置。
- 20 17. 前記原料ガス(A)は、TMOS、MTMOS等のシリコン含有ガスであることを特徴とする請求項12~16のいずれかに記載の酸化膜形成装置。
  - 18. 前記反応ガス(B)は、 $O_2$ 、 $N_2O$ 等の酸化性ガスであることを特徴とする請求項 $12\sim17$ のいずれかに記載の酸化膜形成装置。

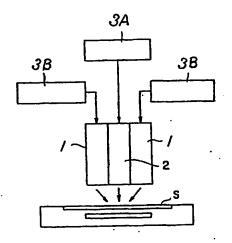
- 19. CVD法に使用するプロセスガスのうち、前記プロセスガス(B)の量がプロセスガス全体の50重量%以上であり、かつ、前記プロセスガス(A)と前記プロセスガス(C)との重量比[プロセスガス(A)/プロセスガス(C)]が $1/100\sim1/0.02$ であることを特徴とする請求項12~18のいずれかに記載の酸化膜形成装置。
- 20. 前記3成分のプロセスガスの供給総量が1~300SLMであることを特徴とする請求項12~19のいずれかに記載の酸化膜形成装置。
- 21. さらに、TMP、TEP等のリン含有ガス及び/又はTMB、TEB 等のボロン含有ガス(D) というプロセスガスを供給するガス供給源を備え、
- 10 プロセスガス (D) をプロセスガス (A) と混合して使用することを特徴と する請求項12~20のいずれかに記載の酸化膜形成装置。
  - 22. 前記放電処理部と基板載置部に載置された基板表面との距離が 0. 5 ~30mmであることを特徴とする請求項12~21のいずれかに記載の酸 化膜形成装置。
- 15 23. 基板を載置する基板載置部と前記放電処理部とを相対的に一方向に又は両方向に移動させることにより、基板を相対的に片道搬送又は往復搬送できるようにするとともに、その基板搬送経路の途中に放電処理しないプロセスガスのガス噴出口を配置し、そのガス噴出口の基板搬送方向に対して前方部及び後方部に放電処理したプロセスガスのガス噴出口を配置したことを特20 徴とする請求項12~22のいずれかに記載の酸化膜形成装置。
  - 24. 前記基板搬送方向に対して前方部及び後方部に配置したガス噴出口から噴出される放電処理したプロセスガスは、同一のプロセスガスであることを特徴とする請求項23に記載の酸化膜形成装置。
  - 25. 前記反応ガスと原料ガスとの合流ガスが流れる方向を排気制御する排

15

気機構を備えていることを特徴とする請求項12から24記載の酸化膜形成装置。

- 26. 前記排気機構が、前記反応ガスと原料ガスが合流する個所から、合流ガスの流路を隔てた側方にあって、プラズマ空間に近い側に配置されていることを特徴とする請求項25に記載の酸化膜形成装置。
- 27. 前記排気機構が前記合流個所の両側に配置されており、その合流個所から排気機構に至る合流ガス流路のうち、プラズマ空間に近い側の流路のコンダクタンスが小さくなるように構成されていることを特徴とする請求項25に記載の酸化膜形成装置。
- 10 28.請求項25~27のいずれかに記載の酸化膜形成装置において、被処理面に沿った合流ガス流路を形成するためのガス整流板が設けられていることを特徴とする酸化膜形成装置。
  - 29. 請求項28に記載の酸化膜形成装置において、セラミック多孔質製のガス整流板が設けられており、このガス整流板から不活性ガスを吹き出すように構成されていることを特徴とする酸化膜形成装置。

図 1



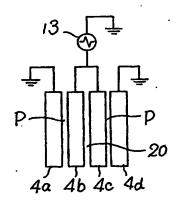
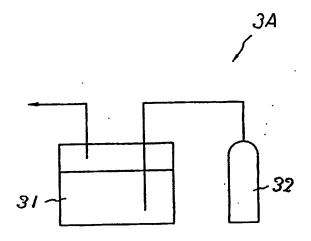


図 3



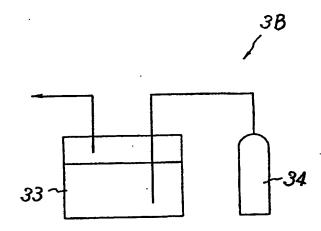
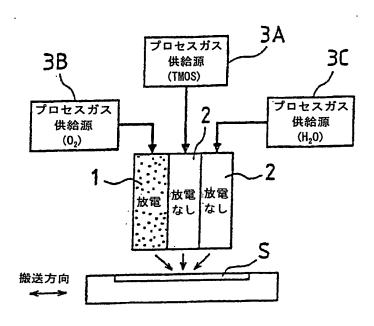
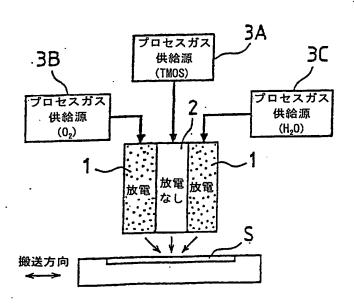


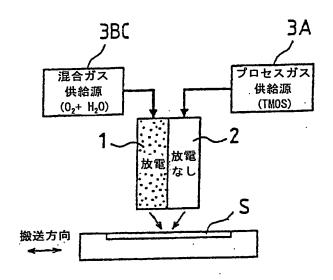
図 5

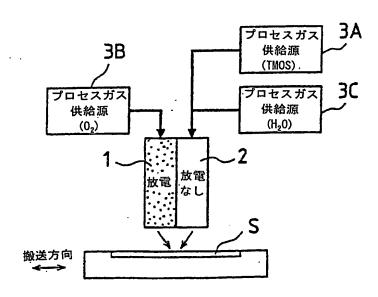




差替え用紙 (規則26)

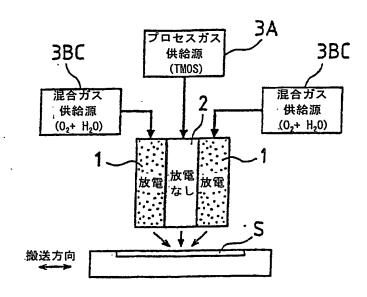
図 7

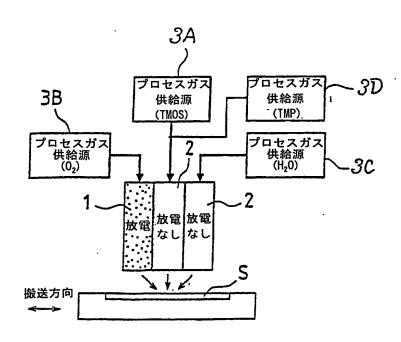




差替え用紙(規則26)

図 9





差替え用紙 (規則26)

図11

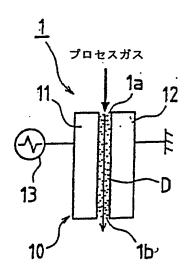
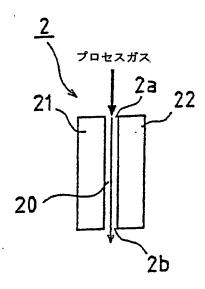


図12



差替え用紙 (規則26)

図13

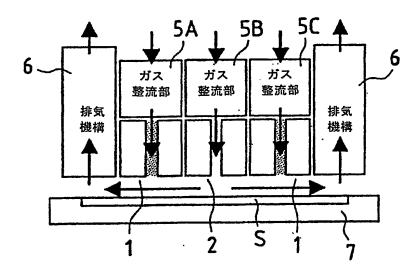
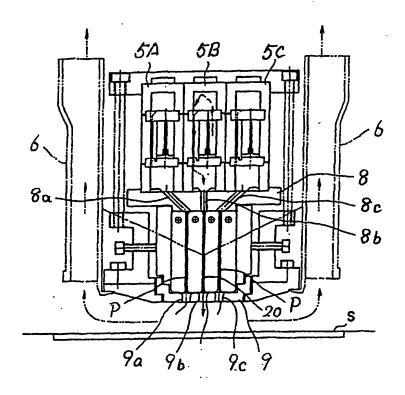
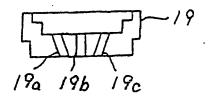


図14



差 替 え 用 紙 (規則26)

図15.



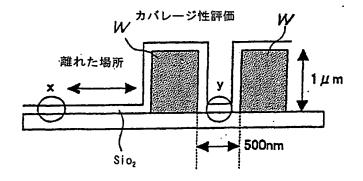


図17

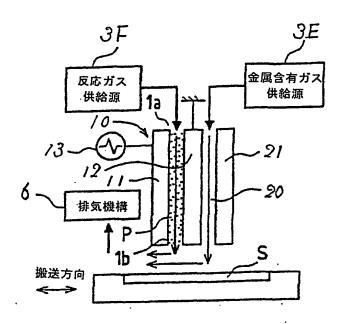
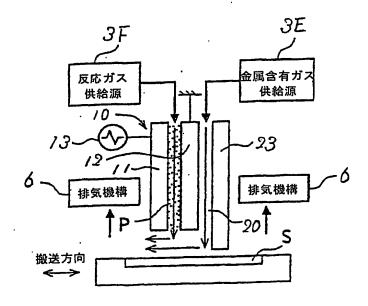


図18



差替え用紙(規則26)

図19

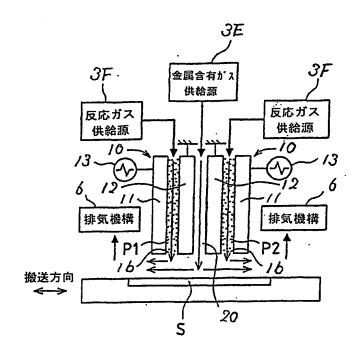
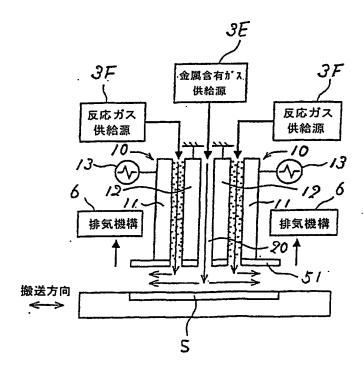


図20



差替え用紙 (規則26)

図21

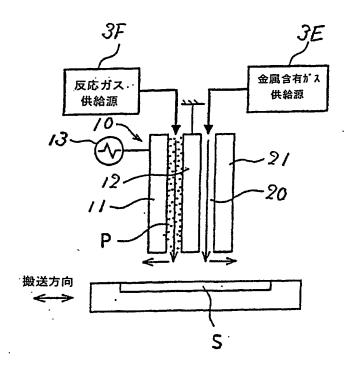
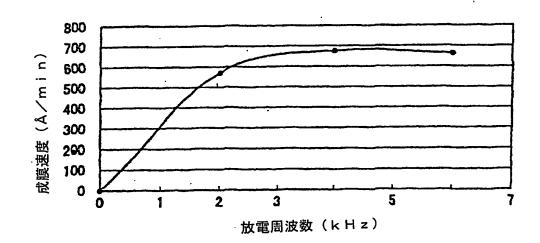


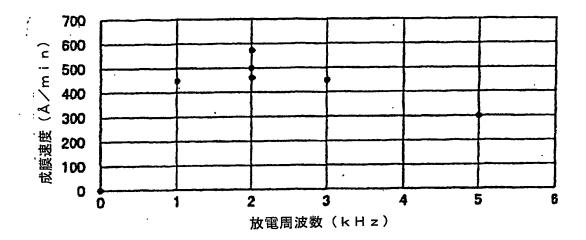
図22



差 替 え 用 紙 (規則26)

図23

·





International application No.
PCT/JP03/07548

A. CLASS Int.	IFICATION OF SUBJECT MATTER C1 H01L21/31, H01L21/316, C230	С16/42, НО5Н1/42	
According to	o International Patent Classification (IPC) or to both nati	ional classification and IPC	
	SEARCHED		•
Int.	ocumentation searched (classification system followed by C1 <sup>7</sup> H01L21/31, H01L21/316, C230	С16/42, НО5Н1/42	
Jitsı Kokai	ion searched other than minimum documentation to the tryo Shinan Koho 1922-1996  Jitsuyo Shinan Koho 1971-2003	Toroku Jitsuyo Shinan Koko Jitsuyo Shinan Toroku Koko	1994–2003
Electronic d	ata base consulted during the international search (name	of data base and, where practicable, sear	ch terms used)
C. DOCU	MENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where app	propriate, of the relevant passages	Relevant to claim No.
х <u>У</u> <u>А</u>	JP 9-059777 A (Sekisui Chemic 04 March, 1997 (04.03.97), Par. Nos. [0038], [0051] to [ (Family: none)		1,9,11-12,22 4,6-10,15, 17-21,25-29 2-3,5,13-14, 16,23-24
Y	JP 8-279505 A (ULVAC Japan L 22 October, 1996 (22.10.96), Claims 1, 2 (Family: none)	td.),	4,6-7,15, 17-20
Y	JP 2002-151507 A (Sekisui Ch 24 May, 2002 (24.05.02), Par. No. [0034] (Family: none)	emical Co., Ltd.),	8,21
× Furth	ler documents are listed in the continuation of Box C.	See patent family annex.	
* Special categories of cited documents:  "A" document defining the general state of the art which is not considered to be of particular relevance earlier document but published on or after the international filing date or priority date and not in conflict with the application but cited understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot date			he application but cited to lerlying the invention claimed invention cannot be cred to involve an inventive
cited to special "O" docum means "P" docum	"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)  "O" document referring to an oral disclosure, use, exhibition or other means  step when the document is taken alone document of particular relevance; the claimed invention cannot considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art		
Date of the	actual completion of the international search September, 2003 (09.09.03)	Date of mailing of the international sear 24 September, 2003	rch report (24.09.03)
	mailing address of the ISA/ anese Patent Office	Authorized officer	
Facsimile 1	No.	Telephone No.	



International a station No.
PCT/JP03/07548

		·	03, 0, 010
C (Continua	tion). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the releva	nt passages	Relevant to claim No.
Y	JP 2002-158219 A (Sekisui Chemical Co., 1 31 May, 2002 (31.05.02), Fig. 1 (Family: none)		9-10,25-29
E,X	JP 2003-249492 A (Konica Corp.), 05 September, 2003 (05.09.03), Par. Nos. [0018], [0024] to [0025], [0027 [0048] to [0054]; Fig. 7 (Family: none)	1,	1,6-12,17-29
			·

# 発明の属する分野の分類(国際特許分類(IPC))

Int. Cl' H0 1 L 2 1/3 1, H0 1 L 2 1/3 1 6, C 2 3 C 1 6/4 2, H0 5 H 1/4 2

#### 調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int. Cl' H01L21/31, H01L21/316, C23C16/42, H05H1/42

#### 最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1922-1996年

日本国公開実用新案公報

1971-2003年

日本国登録実用新案公報 1994-2003年

日本国実用新案登録公報 1996-2003年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

C. 関連する	5と認められる文献	
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X Y <u>A</u>	JP 9-059777 A (積水化学工業株式会社) 1997. 03.04、【0038】、【0051】-【0052】(ファミ リーなし)	1, 9, 11–12, 22 4, 6–10, 15, 17 –21, 25–29 2–3, 5, 13–14, 16, 23–24
Y	JP 8-279505 A (日本真空技術株式会社) 1996. 10.22、請求項1、請求項2 (ファミリーなし)	4, 6-7, 15, 17- 20
Y	JP 2002-151507 A (積水化学工業株式会社) 20	8, 21

#### 区欄の続きにも文献が列挙されている。

| | パテントファミリーに関する別紙を参照。

#### 引用文献のカテゴリー

- 「A」特に関連のある文献ではなく、一般的技術水準を示す もの
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献(理由を付す)
- 「O」ロ頭による開示、使用、展示等に言及する文献
- 「P」国際出願目前で、かつ優先権の主張の基礎となる出願

- の日の後に公表された文献
- 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査を完了した日

09.09.03

国際調査報告の発送日

24.09.03

国際調査機関の名称及びあて先

日本国特許庁(ISA/JP)

郵便番号100-8915 東京都千代田区霞が関三丁目 4番3号 特許庁審査官(権限のある職員) 加藤 浩一



4 E 8617

電話番号 03-3581-1101 内線 3423



国際出願番号 PCT/JP03/07548

		関連すると認められる文献	BBNt 1 7
引用文献		引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
		02.05.24、【0034】(ファミリーなし)	
Y		JP 2002-158219 A (積水化学工業株式会社) 20 02.05.31、図1 (ファミリーなし)	9-10, 25-29
EX		JP 2003-249492 A (コニカ株式会社) 2003. 09.05、【0018】、【0024】-【0025】、【00 27】、【0048】-【0054】、図7 (ファミリーなし)	1, 6–12, 17–29
		·	
,			
	·		
			·
L			<u></u>